

AVRMC

ファームウェア
仕様書

V1.1

内容

改定履歴	7
概要	9
通信トポロジー	10
ARM マイコン・外部ピン接続.....	12
ARM 外部ピン説明 (StandAlone MCU モード／Master MCU モード時)	13
ARM (STM32F401 Nucleo) ピン配置・参考資料 (1)	14
ARM (STM32F401 Nucleo) ピン配置・参考資料 (2)	15
AVR マイコン・外部ピン接続.....	16
AVR 外部ピン説明 (StandAlone MCU モード & PWM 制御モード時 : PinMap 0)	17
ArduinAVR 外部ピン説明 (StandAlone MCU モード & SPI マスター・モード時 : PinMap 1)	18
AVR 外部ピン説明 (StandAlone MCU モード & モーター制御モード時 : PinMap 2)	19
AVR 外部ピン説明 (StandAlone MCU モード & PWM 制御モード時 : PinMap 3)	20
AVR 外部ピン説明 (StandAlone MCU モード & LCD 制御モード時 : PinMap 4)	21
AVR 外部ピン説明 (StandAlone MCU モード & SPI + LCD 制御モード時 : PinMap 5)	22
AVR 外部ピン説明 (StandAlone MCU モード & PWM + LCD 制御モード時 : PinMap 6)	23
AVR 外部ピン説明 (Slave MCU モード時 : PinMap 0)	24
AVR 外部ピン説明 (Slave MCU モード & SPI マスター・モード時 : PinMap 1)	25
AVR 外部ピン説明 (Slave MCU モード & ステッピング・モーター制御モード時 : PinMap 2)	26
AVR 外部ピン説明 (Slave MCU モード & PWM 制御モード時 : PinMap 3)	27
AVR 外部ピン説明 (Slave MCU モード & LCD 制御モード時 : PinMap 4)	28
AVR 外部ピン説明 (Slave MCU モード & SPI + LCD 制御モード時 : PinMap 5)	29
AVR 外部ピン説明 (Slave MCU モード & PWM + LCD 制御モード時 : PinMap 6)	30
AVR (Arduino Nano V3.0)ピン配置・参考資料 (1)	31
AVR (Arduino Uno)ピン配置・参考資料 (2)	32
AVR (Arduino ProMini)ピン配置・参考資料 (3)	33
通信パケット構造.....	34

ライト・コマンド (0x30) : Host デバイス → StandAlone / Master MCU	35
4X・ライト・コマンド (0x40) : Host デバイス → StandAlone / Master MCU	36
リード・コマンド(0x31) : Host デバイス → StandAlone / Master MCU	37
マジック・リード・コマンド(0x31) : Host デバイス → StandAlone / Master MCU	38
ライト・コマンド (0xB0) : Host デバイス → Slave MCU	39
4X・ライト・コマンド (0xC0) : Host デバイス → Slave MCU	40
リード・コマンド(0xB1) : Host デバイス → Slave MCU	41
マジック・リード・コマンド(0xB1) : Host デバイス → Slave MCU	42
通信速度について	43
内部レジスタ・アドレス・マップ	44
内部レジスタ・機能説明	52
IREG0 ~ IREG31 (汎用・レジスタ No. 0~31)	52
ADC_CONVMOD (ADC 変換モード設定・レジスタ)	53
ADC_REG_POINTER (ADC リード・データ・ポインタ・レジスタ)	54
DDRB (I/O ポート B・ディレクション・コントロール・レジスタ)	55
PORTB (I/O ポート B・出力値設定・レジスタ)	55
DDRC (I/O ポート C・ディレクション・コントロール・レジスタ)	56
PORTC (I/O ポート C・出力値設定・レジスタ)	56
DDRD (I/O ポート D・ディレクション・コントロール・レジスタ)	57
PORTD (I/O ポート D・出力値設定・レジスタ)	57
WAIT_INT_SETB (I/O ポート B・割込み・ウェイト・コントロール・レジスタ)	58
WAIT_INT_SETC (I/O ポート C・割込み・ウェイト・コントロール・レジスタ)	59
WAIT_INT_SETD (I/O ポート D・割込み・ウェイト・コントロール・レジスタ)	60
ADCSRA_R (ADCSRA・リード・コントロール・レジスタ A)	61
ADCSRB_R (ADCSRB・リード・コントロール・レジスタ B)	62
PB_bit_sel (PORTB・ビット選択・レジスタ)	63

PC_bit_sel (PORTC・ビット選択・レジスタ)	63
PD_bit_sel (PORTD・ビット選択・レジスタ)	63
OCR1AH_temp (OCR1AH_temp・レジスタ)	64
OCR1AL_temp (OCR1AL_temp・レジスタ)	64
TIMSK1 (TIMSK1・レジスタ)	65
TCCR1A (TCCR1A・レジスタ)	65
TCCR1B (TCCR1B・レジスタ)	65
PORTB_temp (I/O ポート B・テンポラリー・出力値設定・レジスタ)	66
PORTD_temp (I/O ポート C・テンポラリー・出力値設定・レジスタ)	66
MOTOR_CNTL (モーター・コントロール・レジスタ)	67
STEP_COUNTU (アッパー・ステップ・カウント・レジスタ)	68
STEP_COUNTL (ロウアー・ステップ・カウント・レジスタ)	68
OCR0A (OCR0A・レジスタ)	69
TIMSK0 (TIMSK0・レジスタ)	69
TCCR0A (TCCR0A・レジスタ)	69
TCCR0B (TCCR0B・レジスタ)	70
TMPCOUNTH (TMPCOUNTH・レジスタ)	71
TMPCOUNTL (TMPCOUNTL・レジスタ)	72
LCD_init (LCD 初期化・レジスタ)	73
LCD_disp_off (LCD 表示オフ・レジスタ)	73
LCD_disp_on (LCD 表示オン・レジスタ)	73
LCD_cur_off (LCD カーソル・オフ・レジスタ)	74
LCD_cur_on (LCD カーソル・オン・レジスタ)	74
LCD_cur_blink_off (LCD カーソル点滅・オフ・レジスタ)	74
LCD_cur_blink_on (LCD カーソル点滅・オン・レジスタ)	75
LCD_clear (LCD 表示クリア・レジスタ)	75

LCD_home (LCD カーソル・ホームポジション・レジスタ)	75
LCD_moveCursor (LCD カーソル・ポジション設定・レジスタ)	76
LCD_print_hello (LCD プリント・hello・レジスタ)	76
LCD_print_Byte (LCD プリント・バイト・レジスタ)	76
LCD_print (LCD プリント・レジスタ)	77
OCR1BH_temp (OCR1BH_temp・レジスタ)	78
OCR1BH_temp (OCR1BH_temp・レジスタ)	78
LCD_print_ver (LCD プリント・バージョン・レジスタ)	79
ADMUX (ADC 入力・セレクト・レジスタ)	80
ADCSRA (ADC・制御・ステータス・レジスタ A)	80
ADCSRB (ADC・制御・ステータス・レジスタ B)	81
ACSR (アナログ・コンパレータ・制御・ステータス・レジスタ)	81
DIDR0 (デジタル入力・ディセーブル・レジスタ 0)	82
DIDR1 (デジタル入力・ディセーブル・レジスタ 1)	82
INT_SETB (PINB・割込み制御レジスタ)	83
INT_SETC (PINC・割込み制御レジスタ)	83
INT_SETD (PIND・割込み制御レジスタ)	84
SPCR (SPI コントロール・レジスタ)	85
SPSR (SPI ステータス・レジスタ)	86
SPDR (SPI データ・レジスタ)	86
SPISET (SPI 設定・レジスタ)	87
SPI_REGPOINT (内蔵レジスタ・アドレスポインター・レジスタ)	88
SPI_INIT (SPI 初期化・レジスタ)	89
EEPROMADR (EEPROM・アドレス設定・レジスタ)	90
EEPROMDAT (EEPROM・ライト・データ設定・レジスタ)	90
EEPROMTREG (EEPROM・リード・データ・格納先設定・レジスタ)	91

DELAY0 (ソフト遅延制御・レジスタ 0)	92
DELAY1 (ソフト遅延制御・レジスタ 1)	92
DELAY2 (ソフト遅延制御・レジスタ 2)	93
DELAY3 (ソフト遅延制御・レジスタ 3)	93
DELAY4 (ソフト遅延制御・レジスタ 4)	94
DELAY5 (ソフト遅延制御・レジスタ 5)	94
DELAY6 (ソフト遅延制御・レジスタ 6)	95
INIT_PIN_MAP (PinMap・初期設定実行・レジスタ)	96
SLAVE_SEL (スレーブ MCU・セレクト・レジスタ)	97
FIRMVER (ファームウェア・バージョン・レジスタ)	98

改定履歴

Rev	改定日	改定内容
0.1	05/22/2014	初版。(暫定・途中版)
0.2	08/08/2014	暫定・途中版。
0.3	09/15/2014	暫定・途中版。 内部レジスタの追加。
0.4	09/22/2014	暫定・途中版。 OCR1B の上位 8[bit]と下位 8[bit]のライトする順番を訂正。 PORTB/PORTD_temp レジスタのビット・アサインを変更。 AVR マイコン・外部ピン接続を改定。
	09/24/2014	外部 I/F 機能説明の誤記を訂正。
	09/30/2014	外部からモーターを制御するための関連レジスタを追加。
0.5	10/13/2014	暫定・途中版。 通信プロトコルについて追記。
	10/24/2014	AVRMC 外部への情報公開用にファームウェア設計仕様書を新たに作成。 機能としては、ステッピング・モーター制御で搭載されている基本機能を共通化してファームウェア設計仕様書に継承。
0.6	11/12/2014	ADC 制御用に使用する CTC_ch.0 関連レジスタを追加。
	12/15/2014	SPI 通信関連のレジスタを追加。
0.7	12/24/2014	Master / Slave MCU 通信機能の説明を追加。 Master / Slave MCU 通信用にピンを追加。
	01/05/2015	エラー再送時のパケット・コードを追加。
	01/19/2015	パケット番号を追加。
	01/23/2015	パケット番号クリア・レジスタを追加。
	02/03/2015	CTC0 関連レジスタの説明を改定。 TMPCOUNTL/ TMPCOUNTH レジスタを追加。 ADCRDCONT レジスタに設定された値と ADC をリードした際の格納アドレスの関係を訂正。 ADCINIT レジスタの名称を ADC_CONVMOD へ変更すると共に単発変換／バースト変換／連続変換のモード機能の定義を追加。
	02/06/2015	ADC_CONVMOD レジスタの誤記訂正。 TEMP_TIME_COUNT_U/L レジスタの追加。
0.8	02/09/2015	ステッピング・モーター制御モード時に有効なレジスタ説明の追記。
	02/10/2015	ADC_REG_POINTER の値を INTERNAL_REG[31]に格納するためのコマンドをレジスタ・アドレス 21 番地に追加。
	02/20/2015	通信トポロジー図の誤記訂正。
0.9	03/17/2015	PORTB～D のデジタル I/O 設定をビット単位で指定するための制御レジスタ(PB_bit_sel, PC_bit_sel, PD_bit_sel)を追加。 AVR マイコンの SPI 関連のピン配置の誤記訂正。
	04/13/2015	パケット送受信に関する説明を追加。
	09/28/2015	マジック・リード・コマンドに関する説明を追加。
	10/01/2015	4X・ライト・コマンドに関する説明を追加。その他、誤記訂正。
	10/13/2015	PWM と Motor 制御用クロック端子を PB1 から PB2 へ移動。OCR1x_temp2 を OCR1Bx に変更。その他、誤記訂正。
	11/02/2015	LCD 制御時の Pin 接続を追記。
	11/30/2015	割込み制御機能について追記。

Rev	改定日	改定内容
1.0	02/08/2016	スレーブ MCU 用に SPI 機能を使用する場合の PinMap を追記。 一般公開用に rev.を 1.0 へアップ。
1.1	05/08/2016	スレーブ MCU として Arduino 互換ボードを使用する場合の注意点を追記。 AVR マイコンのシリアル入出力 (TX ピン/RX のピン) とボード上で USB-シリアル変換チップを接続している 1[KΩ]抵抗を削除しない場合は最大接続数が 4 台までである事を「フィジカル・レイヤーについて」の項目に追記。

概要

本ファームウェアは AVRMC(AVR マイコン・クラブ)が作成したファームウェアの中で、一般ユーザーに対してご使用頂ける様にしたファームウェアです。

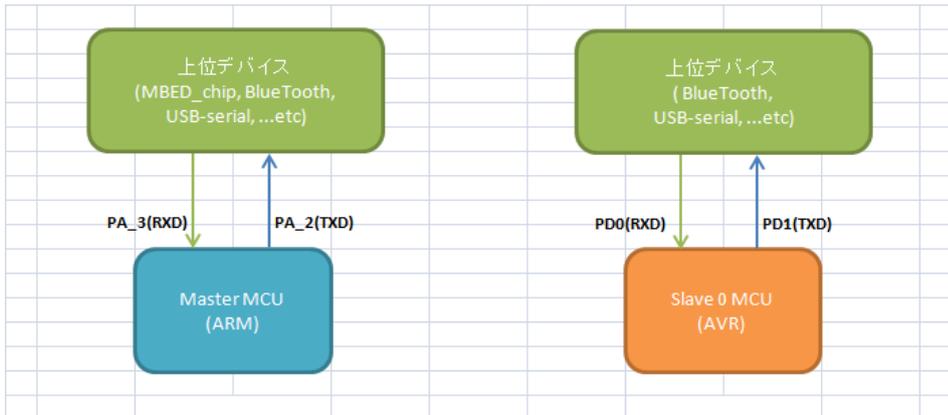
- 本ファームウェアが適用可能なハードウェア
 - ATmega シリーズが搭載された Arduino Uno/Nano 互換ボード、又は下記条件を満たすもの
クロック周波数 16[MHz]以上。
USB 接続する場合は、FT232RL、又はそれに準ずる USB2.0 I/F が AVR マイコンと接続されている事。(使用する Mac, Windows 用ドライバーがある事。)
 - Arduino 互換ボード以外の場合は上記・通信経路とドライバーを確保している事。
 - STM32F シリーズが搭載された Nucleo / MBED 互換ボード、かつ下記条件を満たすもの
ST Link-2 と接続可能な事。(使用する Mac, Windows 用ドライバーがある事。)
- ファームウェア搭載機能
 - 通信プロトコル：AVRMC Momonga プロトコル Ver. 0.F 以降をサポート
USART 及び通信割り込みを利用した通信機能
接続する上位デバイス例：MBED チップ、FPGA、BlueTooth-Serial、USB-serial など
ボーレート：115.2K
通信パケット：Momong パケット Ver. 0.F 以降をサポート
8[bit]アドレス/8[bit]データによる内部レジスタ・アクセス
最大 256 アドレスを連続してライト/リード可能なパケット構造
4[bit]チェック・サムによるエラー検出/再送機能を搭載
通信タイムアウト・検出機能の搭載
 - 実装済み制御機能及びレジスタ定義
モーター制御 IC (A3967) ・I/F (現在 AVR 用のみ)
ステッピング・モーター制御モードを使用時、3 軸制御が可能
A3967 用・クロック/データ出力 (現在 AVR 用のみ)
CTC1 割り込み/PWM 機能を使用して実現
クロック出力先：PB1
周波数変調機能
周波数変調時、デューティは常に 50[%]を維持
ソフトウェア・ディレー機能
1[uS]~1[S]の範囲で任意に設定可能
ADC (10[bit]動作) の単発/バースト/連続・リード機能 (現在単発のみ)
CTC0 割り込みにてバースト/連続・リード機能を実現 (現在 AVR 用のみ)
レジスタ (CTC/PPIO/SPI/ADC...など主要なレジスタ) 制御機能
内蔵 EEPROM 空間に対するライト/リード機能 (AVR 用のみ)
- 提供物
 - AVRMC ファームウェア仕様書 (本ドキュメント)
 - AVR/ARM マイコンのファームウェア書き込み済み MCU
ARM：MBED 開発環境でコンパイル、STM32F401 Neucleo で動作確認済み
AVR：AVR Studio 6.x, gcc4.3.3 でコンパイル、Arduino Nano/Uno/ProMini 互換ボードで動作確認済み

通信トポロジー

本セクションでは、上位デバイスと ARM/AVR マイコン間の通信トポロジーについて説明します。通信トポロジーとしては、StandAlone・接続モード、 Master/Slave・接続モードの 2 種類の接続モードがあります。

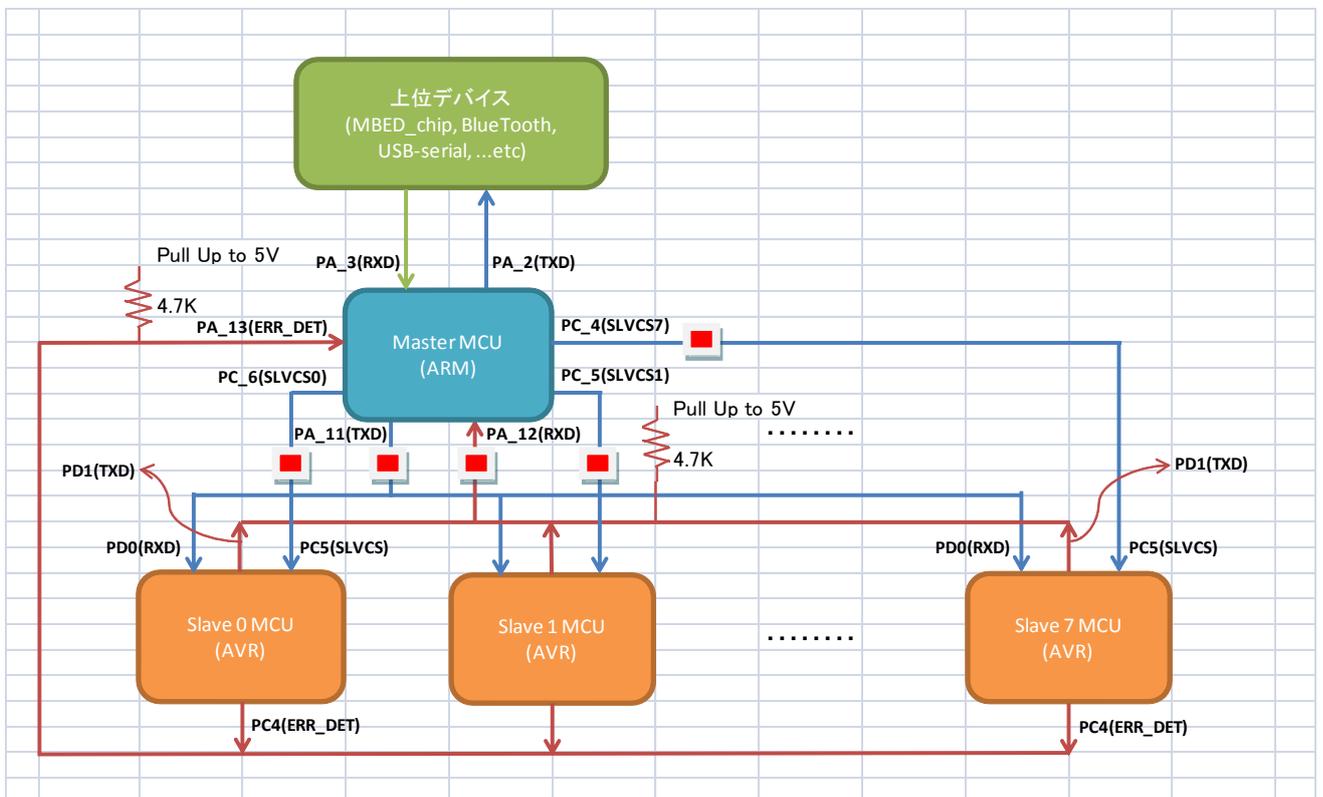
1. StandAlone・接続モード

上位デバイス（MBED チップ / BlueTooth-serial / USB-serial など）と接続される MCU は ARM 又は AVR の StandAlone MCU のみとなります。本モードは STM32F401 Nucleo ボード、又は Arduino Nano / Arduino Uno 互換ボードを使って、そのまま上位デバイスと接続します。



2. Master/Slave・接続モード

Master/Slave・接続モードでは、Master MCU と Slave MCU を組み合わせて使用します。上位デバイスと接続される Master MCU は現在 STM Nucleo F401 ボードを想定し、その配下に最大 8 個の Slave MCU として AVR が接続可能です。



注意：使用する MCU の電源電圧によっては、レベル変換回路を必要とする箇所

3. フィジカル・レイヤーについて

Master MCU と Slave MCU の接続は、各 MCU をダイレクトに接続する場合、同一のボード上で各 MCU 間の配線長を等間隔とし、MCU 間の最大配線長を 30[cm]以内として下さい。

各 MCU 間の信号線の接続は出来る限りスタブが最小限になる様に配置配線を実施して下さい。

AVR マイコンのシリアル入出力 (TX ピン/RX のピン) とボード上で USB-シリアル変換チップを接続している 1[K Ω]抵抗を削除しない場合は最大接続数が 4 台までとなります。これは、AVR マイコンのドライブ能力による制約となります。

Easy MCUuser はスレーブ MCU の最大接続可能台数が最大 8 台ですが、4 台以上の Arduino 互換ボードを制御する場合は、Arduino 互換ボード上に搭載されている AVR マイコンのシリアル入出力 (TX ピン/RX のピン) とボード上で USB-シリアル変換チップを接続している 1[K Ω]抵抗を削除してからご使用下さい。

ARM マイコン・外部ピン接続

本セクションでは、ARM マイコンと接続される外部デバイスとの接続情報を STM32F401 Nucleo を例にして説明します。

AVRMC では MBED 上で開発可能な ARM マイコン・ボードとして、STM32F401 Nucleo を使用します。

現在 ARM マイコン用ファームウェアは外部ピン機能の割り付けを AVR の様に後からダイナミックに変更する事が出来ません。

ARM マイコン用ファームウェアはコンパイルする毎に一度決定した機能は固定して使用します。

ARM 外部ピン説明 (StandAlone MCU モード/Master MCU モード時)

ARM ピン名/ピン割り当て		ピン機能概要	接続先
PA_2	TXD(*0)	USART2 上位デバイス・送信データ出力	MBED チップ/RN42(BlueTooth) RXD 端子
PA_3	RXD(*0)	USART2 上位デバイス・受信データ入力	MBED チップ/RN42(BlueTooth) TXD 端子
PA_11	TXD(*1)	USART6 Slave MCU 用・送信データ出力	AVR (全 Slave MCU) RXD 端子
PA_12	RXD(*1)	USART6 Slave MCU 用・受信データ入力	AVR (全 Slave MCU) TXD 端子
PA_13	/ERR_DET(*1)	通信エラー検出・入力 (ワイヤード・OR)	AVR (全 Slave MCU) /ERR_DET
PC_6	/SLVCS0(*1)	Slave MCU 0 チップ・セレクト出力	AVR (Slave MCU 0 : /SLVCS)
PC_5	/SLVCS1(*1)	Slave MCU 1 チップ・セレクト出力	AVR (Slave MCU 1 : /SLVCS)
PB_12	/SLVCS2(*1)	Slave MCU 2 チップ・セレクト出力	AVR (Slave MCU 2 : /SLVCS)
PB_1	/SLVCS3(*1)	Slave MCU 3 チップ・セレクト出力	AVR (Slave MCU 3 : /SLVCS)
PB_15	/SLVCS4(*1)	Slave MCU 4 チップ・セレクト出力	AVR (Slave MCU 4 : /SLVCS)
PB_14	/SLVCS5(*1)	Slave MCU 5 チップ・セレクト出力	AVR (Slave MCU 5 : /SLVCS)
PB_13	/SLVCS6(*1)	Slave MCU 6 チップ・セレクト出力	AVR (Slave MCU 6 : /SLVCS)
PC_4	/SLVCS7(*1)	Slave MCU 7 チップ・セレクト出力	AVR (Slave MCU 7 : /SLVCS)
PA_7	SPI_MOSI(*2)		
PA_6	SPI_MISO(*2)		
PA_5	SPI_SCK(*2)		
PB_6	/SCS(*2)		
PA_0	ADC_ch0(*3)		
PA_1	ADC_ch1(*3)		
PA_4	ADC_ch2(*3)		
PB_0	ADC_ch3(*3)		
PB_1	ADC_ch4(*3)		
PC_0	ADC_ch5(*3)		

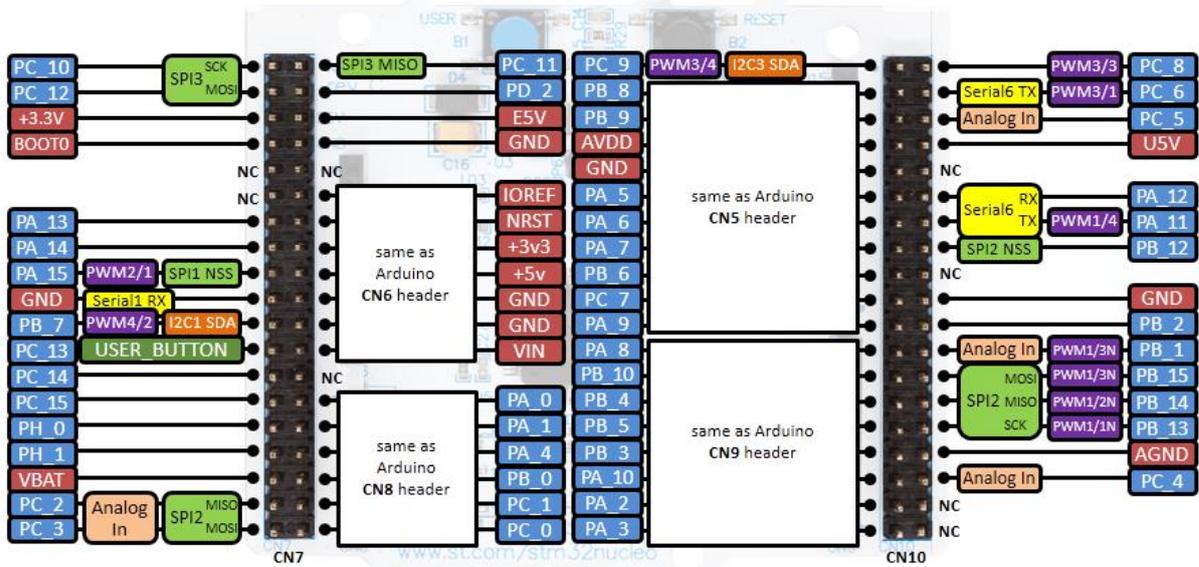
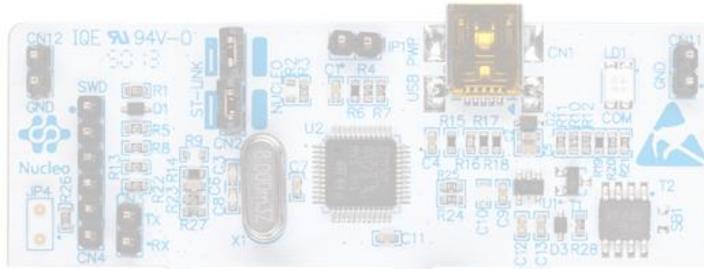
(*0)上位接続先が MBED チップ以外の場合、ボード上でソルダー・ジャンパーを外してから MBED チップ以外の上位デバイスと接続して下さい。

(*1)ARM マイコンが Master MCU モードで使用される場合のみ必要となるピン割り当てです。StandAlone MCU モードで使用する場合は、当該ピンに対してユーザーが自由に機能を割り当てて使用する事が可能です。

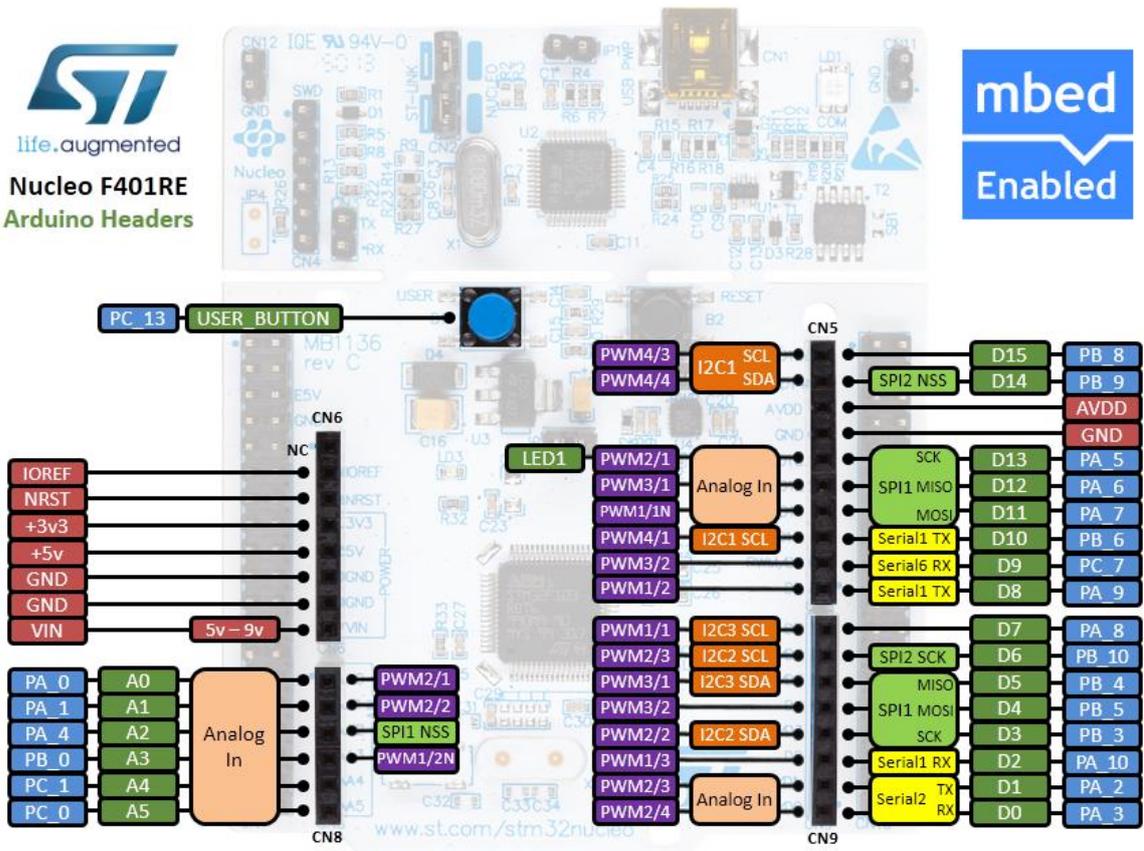
(*2) ARM マイコンが SPI スレーブ・デバイスとの通信をしない場合は、当該ピンに対してユーザーが自由に機能を割り当てて使用する事が可能です。

(*3) ARM マイコンが内蔵 ADC を使用しない場合は、当該ピンに対してユーザーが自由に機能を割り当てて使用する事が可能です。

ARM (STM32F401 Nucleo) ピン配置・参考資料 (1)



ARM (STM32F401 Nucleo) ピン配置・参考資料 (2)



AVR マイコン・外部ピン接続

本セクションでは、自動追尾モジュールに搭載される AVR マイコンと接続される外部デバイスとの接続情報を **Arduino Nano** を例にして説明します。

ステッピング・モーター制御モードでは **Arduino Nano v3.0 互換** の AVR マイコン・ボードを使用します。各ピンに付加された機能名称の **_a_e_d** は、それぞれ自動追尾、仰角、方角の制御機能を示します。**_a** は **Automatic polar axis control** の頭文字をとっています。**_e** は **Elevation control** の頭文字をとっています。**_d** は **Direction control** の頭文字をとっています。それぞれの記号は組み合わせて使用されており、共通に使用する信号の場合は文字を連結して表記しています。(例 : **step_aed** は、3 種類ある制御機能の全てに共通で使用する信号である事を示します。)

AVRMC が提供するステッピング・モーター制御向けモーター制御用機能とそれに対応する AVR マイコンのピン機能の割り付けは、ファームウェアを追加/変更する事なく他の機能へ変更する事が可能です。他の機能を実現したい場合は、AVR の内部レジスタに対応する定義済みレジスタへ直接アクセスします。

基本的には、モーター制御機能を使用しない限り **USART** 通信で使用する **PD[1:0]**、**X'tal OSC** (水晶振動子) を接続する **PB[7:6]** , 及び AVR マイコンのリセットとして使用する **PC[6]** 以外はユーザーが自由に定義出来ます。用途に合わせてご使用下さい。

AVR 外部ピン説明 (StandAlone MCU モード & PWM 制御モード時 : PinMap 0)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5			
PB4			
PB3			
PB2	—		
PB1	—		
PB0	—		
ADC7	ADC ch.7(*1)	ADC 入力 ch.7	アナログ出力デバイス
ADC6	ADC ch.6(*1)	ADC 入力 ch.6	アナログ出力デバイス
PC6(RESET)	RESET	AVR マイコン・リセット "0":リセット/"1":非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.1		
PC2(ADC2)	ADC ch.0		
PC1(ADC1)	AIN1		
PC0(ADC0)	AIN0		
PD7(AIN1)	—		
PD6(AIN0)	—		
PD5(T1)	—		
PD4(T0)	—		
PD3(INT1)	—		
PD2(INT0)	—		
PD1(TXD)	TXD	USART・送信データ出力	FT232/RN42(BlueTooth) RXD 端子
PD0(RXD)	RXD	USART・受信データ入力	FT232/RN42(BlueTooth) TXD 端子

(*1) Arduino Nano でのみ使用可能なピンです。

ArduinAVR 外部ピン説明 (StandAlone MCU モード & SPI マスター・モード時 : PinMap 1)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	SCK(*0)	SPI マスター・クロック出力	SPI スレーブ・デバイス
PB4(MISO)	MISO(*0)	SPI マスター・データ入力	SPI スレーブ・デバイス
PB3(MOSI)	MOSI(*0)	SPI マスター・データ出力	SPI スレーブ・デバイス
PB2(SS)	/SS(*0)	SPI マスター・チップセレクト出力	SPI スレーブ・デバイス
PB1(OSC1)	—		
PB0(ICP)	—		
ADC7	ADC ch.7(*1)	ADC 入力 ch.7	アナログ出力デバイス
ADC6	ADC ch.6(*1)	ADC 入力 ch.6	アナログ出力デバイス
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット / “1” :非リセット	AVR マイコン / その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.1		
PC2(ADC2)	ADC ch.0		
PC1(ADC1)	AIN1		
PC0(ADC0)	AIN0		
PD7(AIN1)	—		
PD6(AIN0)	—		
PD5(T1)	—		
PD4(T0)	—		
PD3(INT1)	—		
PD2(INT0)	—		
PD1(TXD)	TXD	USART・送信データ出力	FT232/RN42(BlueTooth) RXD 端子
PD0(RXD)	RXD	USART・受信データ入力	FT232/RN42(BlueTooth) TXD 端子

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (StandAlone MCU モード & モーター制御モード時 : PinMap 2)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	reset_aed	全モーター・リセット "0":リセット/"1":非リセット	A3967(全ドライバーIC) reset_aed
PB4(MISO)	MS2_aed	全モーター・マイクロステップ制御 (MSB)	A3967(全ドライバーIC) MS2_aed
PB3(MOSI)	MS1_aed	全モーター・マイクロステップ制御 (LSB)	A3967(全ドライバーIC) MS1_aed
PB2(SS)	step_aed	全モーター・クロック	A3967(全ドライバーIC) step_aed
PB1(OSC1)	direction_a	a モーター・回転方向 "0":左回転/"1":右回転	A3967 (a 用ドライバーIC) direction_a
PB0(ICP)	sleep_a	a モーター・スリープ "0":スリープ/"1":非スリープ	A3967(a 用ドライバーIC) sleep_a
ADC7	ADC ch.7(*1)	ADC 入力 ch.7	—
ADC6	ADC ch.6(*1)	ADC 入力 ch.6	—
PC6(RESET)	RESET	AVR マイコン・リセット "0":リセット/"1":非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.1		
PC2(ADC2)	ADC ch.0		
PC1(ADC1)	AIN1		
PC0(ADC0)	AIN0		
PD7(AIN1)	enable_a	a モーター・イネーブル "0":イネーブル/"1":ディセーブル	A3967(a 用ドライバーIC) enable_a
PD6(AIN0)	direction_e	e モーター・回転方向 "0":下方向/"1":上方向	A3967(e 用ドライバーIC) direction_e
PD5(T1)	sleep_ed	e/d モーター・スリープ "0":スリープ/"1":非スリープ	A3967(e/d 用ドライバーIC) sleep_ed
PD4(T0)	enable_e	e モーター・イネーブル "0":イネーブル/"1":ディセーブル	A3967(e 用ドライバーIC) enable_e
PD3(INT1)	direction_d	d モーター・回転方向 "0":左回転/"1":右回転	A3967(d 用ドライバーIC) direction_d
PD2(INT0)	enable_d	d モーター・イネーブル "0":イネーブル/"1":ディセーブル	A3967(d 用ドライバーIC) enable_d
PD1(TXD)	TXD	USART・送信データ出力	FT232/RN42(BlueTooth) RXD 端子
PD0(RXD)	RXD	USART・受信データ入力	FT232/RN42(BlueTooth) TXD 端子

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (StandAlone MCU モード & PWM 制御モード時 : PinMap 3)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5	—		
PB4	—		
PB3	—		
PB2	OC1A	PWM 出力	
PB1	—		
PB0	—		
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット/“1” :非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	AIN1		
PD6(AIN0)	AIN0		
PD5(T1)	—		—
PD4(T0)	—		—
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*0)SPI を使用する場合のピン割り当てを示します。SPI 機能を使用しない場合は、汎用の PIO(PB[5:2])として使用可能です。

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (StandAlone MCU モード & LCD 制御モード時 : PinMap 4)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5	—		
PB4	—		
PB3	—		
PB2	—		
PB1(OSC1)	E	LCD data Enable	LCD
PB0(ICP)	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット / “1” :非リセット	AVR マイコン / その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.1		
PC2(ADC2)	ADC ch.0		
PC1(ADC1)	AIN1		
PC0(ADC0)	AIN0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (StandAlone MCU モード & SPI + LCD 制御モード時 : PinMap 5)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	SCK(*0)	SPI マスター・クロック出力	SPI スレーブ・デバイス
PB4(MISO)	MISO(*0)	SPI マスター・データ入力	SPI スレーブ・デバイス
PB3(MOSI)	MOSI(*0)	SPI マスター・データ出力	SPI スレーブ・デバイス
PB2(SS)	/SS(*0)	SPI マスター・チップセレクト出力	SPI スレーブ・デバイス
PB1	E	LCD data Enable	LCD
PB0	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット "0" :リセット/"1" :非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	ADC ch.3		
PC4(ADC4)	ADC ch.2		
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (StandAlone MCU モード & PWM + LCD 制御モード時 : PinMap 6)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5			
PB4			
PB3			
PB2	OC1A	PWM 出力	
PB1	E	LCD data Enable	LCD
PB0	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)	ADC 入力 ch.7	アナログ出力デバイス
ADC6	ADC ch.6(*1)	ADC 入力 ch.6	アナログ出力デバイス
PC6(RESET)	RESET	AVR マイコン・リセット "0":リセット/"1":非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード時 : PinMap 0)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	—		
PB4(MISO)	—		
PB3(MOSI)	—		
PB2(SS)	—		
PB1(OSC1)	—	—	—
PB0(ICP)	—	—	—
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット/“1” :非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	AIN1		
PD6(AIN0)	AIN0		
PD5(T1)	—		—
PD4(T0)	—		—
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード & SPI マスター・モード時 : PinMap 1)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	SCK(*0)	SPI マスター・クロック出力	SPI スレーブ・デバイス
PB4(MISO)	MISO(*0)	SPI マスター・データ入力	SPI スレーブ・デバイス
PB3(MOSI)	MOSI(*0)	SPI マスター・データ出力	SPI スレーブ・デバイス
PB2(SS)	/SS(*0)	SPI マスター・チップセレクト出力	SPI スレーブ・デバイス
PB1	—		
PB0	—		
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット / “1” :非リセット	AVR マイコン / その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	AIN1		
PD6(AIN0)	AIN0		
PD5(T1)	—		—
PD4(T0)	—		—
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*0)SPI を使用する場合のピン割り当てを示します。SPI 機能を使用しない場合は、汎用の PIO(PB[5:2])として使用可能です。

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード & ステッピング・モーター制御モード時 : PinMap 2)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	reset_aed	全モーター・リセット “0” :リセット/“1” :非リセット	A3967(全ドライバーIC) reset_aed
PB4(MISO)	MS2_aed	全モーター・マイクロステップ制御 (MSB)	A3967(全ドライバーIC) MS2_aed
PB3(MOSI)	MS1_aed	全モーター・マイクロステップ制御 (LSB)	A3967(全ドライバーIC) MS1_aed
PB2(SS)	step_aed	全モーター・クロック(*)	A3967(全ドライバーIC) step_aed
PB1(OSC1)	direction_a	a モーター・回転方向 “0” :左回転/“1” :右回転	A3967 (a 用ドライバーIC) direction_a
PB0(ICP)	sleep_a	a モーター・スリープ “0” :スリープ/“1” :非スリープ	A3967(a 用ドライバーIC) sleep_a
ADC7	ADC ch.7(*1)		—
ADC6	ADC ch.6(*1)		—
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット/“1” :非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	enable_a	a モーター・イネーブル “0” :イネーブル/“1” :ディセーブル	A3967(a 用ドライバーIC) enable_a
PD6(AIN0)	direction_e	e モーター・回転方向 “0” :下方向/“1” :上方向	A3967(e 用ドライバーIC) direction_e
PD5(T1)	sleep_ed	e/d モーター・スリープ “0” :スリープ/“1” :非スリープ	A3967(e/d 用ドライバーIC) sleep_ed
PD4(T0)	enable_e	e モーター・イネーブル “0” :イネーブル/“1” :ディセーブル	A3967(e 用ドライバーIC) enable_e
PD3(INT1)	direction_d	d モーター・回転方向 “0” :左回転/“1” :右回転	A3967(d 用ドライバーIC) direction_d
PD2(INT0)	enable_d	d モーター・イネーブル “0” :イネーブル/“1” :ディセーブル	A3967(d 用ドライバーIC) enable_d
PD1(TXD)	TXD	USART・送信データ出力	FT232/RN42(BlueTooth) RXD 端子
PD0(RXD)	RXD	USART・受信データ入力	FT232/RN42(BlueTooth) TXD 端子

(*0) AVR マイコン側で CTC1 を PWM 設定により自動生成するため、ステッピング・モーター制御をターゲットとして使用する場合は、本ビットに設定された値は無効となります。

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード & PWM 制御モード時 : PinMap 3)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5	—		
PB4	—		
PB3	—		
PB2	OC1A	PWM 出力	
PB1	—		
PB0	—		
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット / “1” :非リセット	AVR マイコン / その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	AIN1		
PD6(AIN0)	AIN0		
PD5(T1)	—		—
PD4(T0)	—		—
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*0)SPI を使用する場合のピン割り当てを示します。SPI 機能を使用しない場合は、汎用の PIO(PB[5:2])として使用可能です。

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード & LCD 制御モード時 : PinMap 4)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5	—		
PB4	—		
PB3	—		
PB2	—		
PB1	E	LCD data Enable	LCD
PB0	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット/“1” :非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

AVR 外部ピン説明 (Slave MCU モード & SPI + LCD 制御モード時 : PinMap 5)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5(SCK)	SCK(*0)	SPI マスター・クロック出力	SPI スレーブ・デバイス
PB4(MISO)	MISO(*0)	SPI マスター・データ入力	SPI スレーブ・デバイス
PB3(MOSI)	MOSI(*0)	SPI マスター・データ出力	SPI スレーブ・デバイス
PB2(SS)	/SS(*0)	SPI マスター・チップセレクト出力	SPI スレーブ・デバイス
PB1	E	LCD data Enable	LCD
PB0	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット “0” :リセット / “1” :非リセット	AVR マイコン / その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

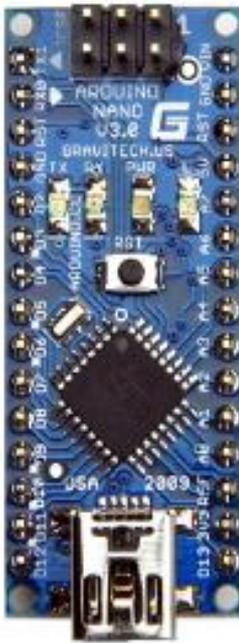
AVR 外部ピン説明 (Slave MCU モード & PWM + LCD 制御モード時 : PinMap 6)

AVR ピン／ピン割り当て		機能	接続先
PB7(Xtal2)	Xtal2	クリスタル・接続端子 2	クリスタル
PB6(Xtal1)	Xtal1	クリスタル・接続端子 1	クリスタル
PB5			
PB4			
PB3			
PB2	OC1A	PWM 出力	
PB1	E	LCD data Enable	LCD
PB0	RS	LCD Register select	LCD
ADC7	ADC ch.7(*1)		
ADC6	ADC ch.6(*1)		
PC6(RESET)	RESET	AVR マイコン・リセット "0":リセット/"1":非リセット	AVR マイコン/その他・ デバイスのパワー・リセット
PC5(ADC5)	/SLVCS	Slave MCU チップ・セレクト入力	Master MCU (/SLVCS)
PC4(ADC4)	/ERR_DET	通信エラー検出・出力	Master MCU (/ERR_DET)
PC3(ADC3)	ADC ch.3		
PC2(ADC2)	ADC ch.2		
PC1(ADC1)	ADC ch.1		
PC0(ADC0)	ADC ch.0		
PD7(AIN1)	D7	LCD data bit7	LCD
PD6(AIN0)	D6	LCD data bit6	LCD
PD5(T1)	D5	LCD data bit5	LCD
PD4(T0)	D4	LCD data bit4	LCD
PD3(INT1)	—		—
PD2(INT0)	—		—
PD1(TXD)	TXD	USART・送信データ出力	Master MCU (RXD)
PD0(RXD)	RXD	USART・受信データ入力	Master MCU (TXD)

(*1) Arduino Nano でのみ使用可能なピンです。

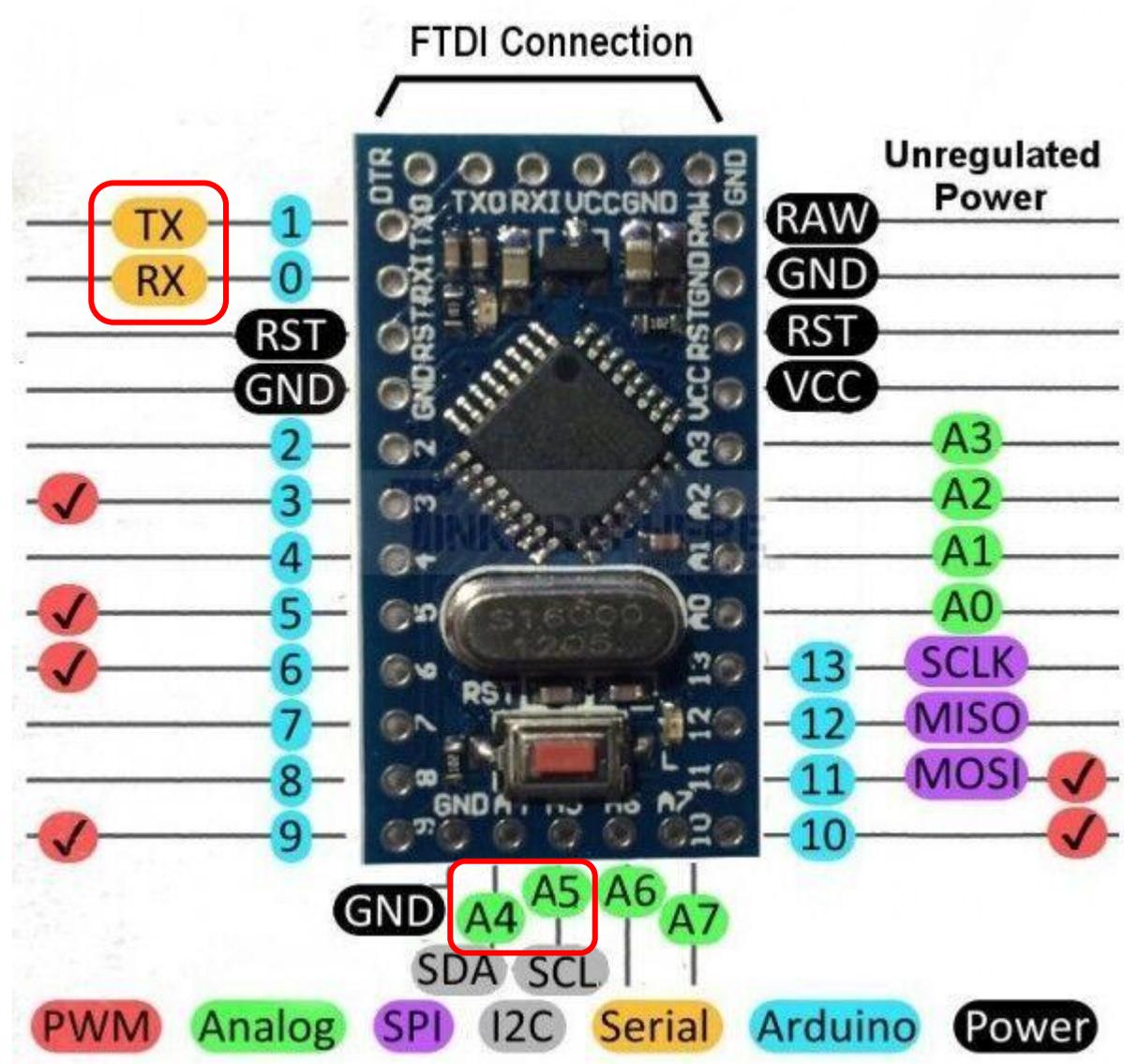
AVR (Arduino Nano V3.0)ピン配置・参考資料 (1)

Interrupt	COM	PWM	Arduino	AVR pin	AVR pin	Arduino	Other	COM
	RXD		D0	PD0		VIN		
	TXD		D1	PD1	GND	GND		
			Reset	PC8	PC8	Reset		
			GND	GND		5V		
INT0			D2	PD2	ADC7	A7		
INT1		Timer2B	D3	PD3	ADC6	A6		
			D4	PD4	PC5 (ADC5)	A5		SCL
		Timer0B	D5	PD5	PC4 (ADC4)	A4		SDA
		Timer0A	D6	PD6	PC3 (ADC3)	A3		
			D7	PD7	PC2 (ADC2)	A2		
			D8	PB0	PC1 (ADC1)	A1		
		Timer1A	D9	PB1	PC0 (ADC0)	A0		
	SS	Timer1B	D10	PB2	AREF	AREF		
	MOSI	Timer2A	D11	PB3		3V3		
	MISO		D12	PB4				
					PB5	D13	LED	SCK



Arduino Nano は、スレーブとして接続可能な台数は4台以下となります。

AVR (Arduino ProMini)ピン配置・参考資料 (3)



Arduino Uno は、スレーブとして接続可能な台数は 4 台以下となります。

通信パケット構造

次ページ以降に Host から送られてくるパケット及び、各 MCU が返すパケットの構造について図示します。

【パケットの基本構造】

1[byte]目のデータ (Command) は各 MCU に対する制御コマンドを示します。
パケットには、ライト・パケットとリード・パケットがあります。

2[byte]目のデータ (Transfer count) はパケット番号及びデータ転送数を示します。
Host は StandAlone / Master MCU 及び Slave MCU と正常受信出来た事を確認すると、パケット番号をインクリメントします。Host から送出されるパケットに埋め込まれたパケット番号は、0x0~0xF の値をとります。

各 MCU は、現在自分が正常受信した最後のパケット番号より大きい値、若しくは最後に通信した際のエラーが無かったパケット番号が 0xF の場合は次に受信したパケットの番号が 0x0 である場合のみパケット番号を更新します。

各 MCU は、パケット番号を更新する際、自分宛てのパケットであった場合は、コマンドを実行すべきパケットとして認識し、ライト又はリード・コマンドを実行します。

StandAlone / Master MCU はパケット中のコマンド部分が 0x3x であった場合に自分宛てのパケットであると認識します。

Slave MCU は、自分宛てのチップ・セレクト信号がアサートされていて、かつ、パケット中のコマンド部分が 0xBx であった場合に自分宛てのパケットと認識します。

データ転送数は値が"0x0"~ "0xF"の範囲で設定 (転送数は 1~16 アドレス分のデータの設定) が可能です。

データ転送数の値が"0x0"で 1 アドレス分のデータ (ライト・コマンドの場合は「Address」+ 「Data」の 2[byte])、リード・コマンドの場合は「Address」の 1[byte]分のデータが以降に続きます。

パケットの最後には 4[bit]のチェック・サム・コードに加えて、4[bit]の EOF (End of file) のコードが付加されます。

チェック・サムは Byte-0 から最終データの 1[byte]前のデータまでを対象として上位/下位の 4[bit]単位で加算を実行し、下位 4[bit]の値をチェック・サム・コードとして付加されます。

ライト・コマンド (0x30) : Host デバイス → StandAlone / Master MCU

以下は Command = 0x30、Transfer count = 0x12(パケット番号 : 1 / 転送数 : 3byte)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Data 0	Address 1	Data 1
Byte-6	Byte-7	Byte-9			
Address 2	Data 2	Check sum + EOF(0xD)			



ライト・コマンド・レスポンス : StandAlone / Master MCU → Host デバイス

エラーなしの場合

Byte-0
0xFF

エラーありの場合

Byte-0
0xAA

タイムアウトの場合

Byte-0
0xBB

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

4X・ライト・コマンド (0x40) : Host デバイス → StandAlone / Master MCU

本コマンドは、「**転送数**」の設定を 4 倍した値を転送数として MCU が認識する点が通常のライト・コマンドと異なります。

以下は Command = **0x40**、Transfer count = **0x12**(**パッケージ番号 : 1 / 転送数 : 3x4=12byte**)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Data 0	Address 1	Data 1
Byte-6	Byte-7	Byte-9			
Address 2	Data 2	Check sum + EOF(0xD)			



4X・ライト・コマンド・レスポンス : StandAlone / Master MCU → Host デバイス

エラーなしの場合

Byte-0
0xFF

エラーありの場合

Byte-0
0xAA

タイムアウトの場合

Byte-0
0xBB

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

リード・コマンド(0x31) : Host デバイス → StandAlone / Master MCU

以下は Command = 0x31、Transfer count = 0x26(パケット番号 : 2 / 転送数 : 7byte)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Address 1	Address 2	Address 3
Byte-6	Byte-7	Byte-8			
Address 4	Address 6	Check sum + EOF(0xD)			



リード・コマンド・レスポンス : StandAlone / Master MCU → Host デバイス

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Data 0	Data 1	Data 2	Data 3	Data 4	Data 5
Byte-6	Byte-7				
Data 6	Check sum + EOF(0xE)				

上記はエラーなしの場合のレスポンス。チェックサム・エラーあり、タイムアウト時のレスポンスは前頁のライト・コマンド・レスポンスと同様になります。

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

マジック・リード・コマンド(0x31) : Host デバイス → StandAlone / Master MCU

マジック・リード・コマンドは、MCU の PinMap の設定をするための専用コマンドです。
本来、先頭データの Byte-0 に 0x31 が設定されるとリード・パケットとなりますが、0xFF 番地とペア
でもう 1 アドレスをリードする構成をとる事で、Byte-2 に設定されたアドレスを PinMap コードとし
て解釈し、この部分に設定されたアドレスを PinMap コードして MCU に設定します。

PinMap コードを以下に示します。

0:Select Function

1:SPI only

2:Motor only

3:PWM only

4:LCD only

5:SPI + LCD

6:PWM + LCD

以下は Command = 0x31、Transfer count = 0x21(パケット番号 : 2 / 転送数 : 1byte)、
MCU option = 0x06(PinMapに追加する機能 : PWM + LCD)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4
Command (0x31)	Transfer count (0x21)	0xFF	MCU option (0x06)	Check sum + EOF(0xD)



リード・コマンド・レスポンス : StandAlone / Master MCU → Host デバイス

Byte-0	Byte-1	Byte-2
Data 0	Data 1	Check sum + EOF(0xE)

上記はエラーなしの場合のレスポンス。チェックサム・エラーあり、タイムアウト時のレスポンスは
前頁のライト・コマンド・レスポンスと同様になります。

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シ
ーケンスが実行されます。

ライト・コマンド (0xB0) : Host デバイス → Slave MCU

Slave MCU と通信をする場合、まず始めに Master MCU の SLAVE_SEL レジスタへ通信する相手先を設定してから、以下に示すパケットを送信します。ライト・コマンドの場合は、SLAVE_SEL レジスタで複数の相手先と同時に通信が可能です。

以下は Command = 0xB0、Transfer count = 0x12(パケット番号 : 1 / 転送数 : 3byte)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Data 0	Address 1	Data 1
Byte-6	Byte-7	Byte-9			
Address 2	Data 2	Check sum + EOF(0xD)			



ライト・コマンド・レスポンス : Slave MCU → Master MCU → Host デバイス

エラーなしの場合

Byte-0
0xFF

エラーありの場合

Byte-0
0xAA

タイムアウトの場合

Byte-0
0xBB

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

4X・ライト・コマンド (0xC0) : Host デバイス → Slave MCU

本コマンドは、「**転送数**」の設定を 4 倍した値を転送数として MCU が認識する点が通常のライト・コマンドと異なる点となります。

以下は Command = **0xC0**、Transfer count = **0x12**(**パケット番号 : 1 / 転送数 : 3x4=12byte**)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Data 0	Address 1	Data 1
Byte-6	Byte-7	Byte-9			
Address 2	Data 2	Check sum + EOF(0xD)			



4X・ライト・コマンド・レスポンス : Slave MCU → Host デバイス

エラーなしの場合

Byte-0
0xFF

エラーありの場合

Byte-0
0xAA

タイムアウトの場合

Byte-0
0xBB

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

リード・コマンド(0xB1) : Host デバイス → Slave MCU

Slave MCU と通信をする場合、まず始めに Master MCU の SLAVE_SEL レジスタへ通信する相手先を設定してから、以下に示すパケットを送信します。リード・コマンドの場合、Master MCU と通信出来る相手は 1 台のみとなります。複数台の指定をしたままリード・コマンドを発行すると、バス・コンフリクトが発生する事で選択された Slave MCU デバイスにダメージを与える可能性があります。リード・コマンド発行時は Master MCU の SLAVE_SEL レジスタに設定する値にご注意下さい。

以下は Command = 0xB1、Transfer count = 0xF6(パケット番号 : F / 転送数 : 7byte)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Command	Transfer count	Address 0	Address 1	Address 2	Address 3
Byte-6	Byte-7	Byte-8			
Address 4	Address 6	Check sum + EOF(0xD)			



リード・コマンド・MCU レスポンス: Slave MCU → Master MCU → Host デバイス

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4	Byte-5
Data 0	Data 1	Data 2	Data 3	Data 4	Data 5
Byte-6	Byte-7				
Data 6	Check sum + EOF(0xE)				

上記はエラーなしの場合のレスポンス。チェックサム・エラーあり、タイムアウト時のレスポンスは前頁のライトコマンド・レスポンスと同様になります。

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

次ページ以降にパケット通信の手順をタイミング図で示します。

マジック・リード・コマンド(0xB1) : Host デバイス →Slave MCU

マジック・リード・コマンドは、MCU の PinMap の設定をするための専用コマンドです。
本来、先頭データの Byte-0 に 0xB1 が設定されるとリード・パケットとなりますが、0xFF 番地とペアでもう 1 アドレスをリードする構成をとる事で、Byte-2 に設定されたアドレスを PinMap コードとして解釈し、この部分に設定されたアドレスを PinMap コードして MCU に設定します。

PinMap コードを以下に示します。

```
// 0: No added  
// 1: SPI only  
// 2: Motor only  
// 3: PWM only  
// 4: LCD only  
// 5: SPI + PWM  
// 6: SPI + LCD
```

以下は Command = 0xB1、Transfer count = 0x21(パケット番号 : 2 / 転送数 : 1byte)、
MCU option = 0x06(PinMapに追加する機能 : PWM + LCD)の例を示します。

Byte-0	Byte-1	Byte-2	Byte-3	Byte-4
Command (0xB1)	Transfer count (0x21)	0xFF	MCU option (0x06)	Check sum + EOF(0xD)



リード・コマンド・レスポンス : StandAlone / Master MCU →Host デバイス

Byte-0	Byte-1	Byte-2
Data 0	Data 1 (0x07)	Check sum + EOF(0xE)

上記はエラーなしの場合のレスポンス。チェックサム・エラーあり、タイムアウト時のレスポンスは前頁のライト・コマンド・レスポンスと同様になります。

エラー、タイムアウト、若しくは未定義のレスポンスが検出された場合は Host デバイス側で再送シーケンスが実行されます。

通信速度について

配布されているファームウェアのボーレートは基本的に 9,600[bps]となっています。

Easy MCUser をご利用になる場合、PC 上で動作するソフト(Easy MCUser)と、上位／下位デバイスである ARM 又は AVR マイコンのボーレートを同一にしてご使用ください。

開発途中にボーレートの高いものを配布される事がありますが、**AVRMC** ではボーレート毎にコンパイルし直したファームウェアを準備しています。通信エラーの発生率が高い場合はボーレートを低くするとエラー発生率は改善されますが、使用するシリアル通信チップ、原振のクロック周波数、各ボード間のクロック周波数精度の状況によって適切な通信速度は異なりますので実機の環境に合わせた通信速度を選択して下さい。

内部レジスタ・アドレス・マップ

本セクションでは自動追尾モジュールに搭載されている AVR マイコン内部に定義したレジスタのアドレス・マップを示します。各レジスタの詳細説明は「内部レジスタ説明」のセクションを参照して下さい。

レジスタ・アドレス	レジスタ名
00h	IREG0
01h	IREG1
02h	IREG2
03h	IREG3
04h	IREG4
05h	IREG5
06h	IREG6
07h	IREG7
08h	IREG8
09h	IREG9
0Ah	IREG10
0Bh	IREG11
0Ch	IREG12
0Dh	IREG13
0Eh	IREG14
0Fh	IREG15
10h	IREG16
11h	IREG17
12h	IREG18
13h	IREG19
14h	IREG20
15h	IREG21
16h	IREG22
17h	IREG23
18h	IREG24
19h	IREG25
1Ah	IREG26
1Bh	IREG27
1Ch	IREG28
1Dh	IREG29
1Eh	IREG30
1Fh	IREG31

レジスタ・アドレス	レジスタ名
20h	ADC_CONVMOD
21h	ADC_REG_POINTER
22h	DDRB
23h	PORTB
24h	DDRC
25h	PORTC
26h	DDRD
27h	PORTD
28h	WAIT_INT_SETB
29h	WAIT_INT_SETC
2Ah	WAIT_INT_SETD
2Bh	ADCSRA_R
2Ch	ADCSRB_R
2Dh	PB_bit_sel
2Eh	PC_bit_sel
2Fh	PD_bit_sel
30h	OCR1AH_temp
31h	OCR1AH_temp
32h	TIMSK1
33h	TCCR1A
34h	TCCR1B
35h	PORTB_temp
36h	PORTD_temp
37h	MOTOR_CNTL
38h	STEP_COUNTU
39h	STEP_COUNTL
3Ah	OCROA
3Bh	TIMSK0
3Ch	TCCR0A
3Dh	TCCR0B
3Eh	TMPCOUNTH
3Fh	TMPCOUNTL

レジスタ・アドレス	レジスタ名
40h	LCD_init
41h	LCD_disp_off
42h	LCD_disp_on
43h	LCD_cur_on
44h	LCD_cur_blink_off
45h	LCD_cur_blink_on
46h	LCD_clear
47h	LCD_home
48h	LCD_moveCursor
49h	LCD_print_hello
4Ah	LCD_print_Byte
4Bh	LCD_print
4Ch	LCD_print_ver
4Dh	OCR1BH_temp
4Eh	OCR1BH_temp
4Fh	lcd_moveCursor
50h	—
51h	—
52h	—
53h	—
54h	—
55h	—
56h	—
57h	—
58h	—
59h	—
5Ah	—
5Bh	—
5Ch	—
5Dh	—
5Eh	—
5Fh	—

レジスタ・アドレス	レジスタ名
60h	ADMUX
61h	ADCSRA
62h	ADCSRB
63h	ACSR
64h	DIDR0
65h	DIDR1
66h	INT_SETB
67h	INT_SETC
68h	INT_SETD
69h	—
6Ah	—
6Bh	—
6Ch	—
6Dh	—
6Eh	—
6Fh	—
70h	SPCR
71h	SPSR
72h	SPDR
73h	SPISET
74h	SPI_REGPOINT
75h	SPI_INIT
76h	—
77h	—
78h	—
79h	—
7Ah	—
7Bh	—
7Ch	—
7Dh	—
7Eh	—
7Fh	—

レジスタ・アドレス	レジスタ名
80h	—
81h	—
82h	—
83h	—
84h	—
85h	—
86h	—
87h	—
88h	—
89h	—
8Ah	—
8Bh	—
8Ch	—
8Dh	—
8Eh	—
8Fh	—
90h	—
91h	—
92h	—
93h	—
94h	—
95h	—
96h	—
97h	—
98h	—
99h	—
9Ah	—
9Bh	—
9Ch	—
9Dh	—
9Eh	—
9Fh	—

レジスタ・アドレス	レジスタ名
A0h	EEPROMADR
A1h	EEPROMDAT
A2h	EEPROMTREG
A3h	—
A4h	—
A5h	—
A6h	—
A7h	—
A8h	—
A9h	—
AAh	—
ABh	—
ACh	—
ADh	—
A Eh	—
AFh	—
B0h	—
B1h	—
B2h	—
B3h	—
B4h	—
B5h	—
B6h	—
B7h	—
B8h	—
B9h	—
BAh	—
BBh	—
BCh	—
BDh	—
BEh	—
BFh	—

レジスタ・アドレス	レジスタ名
C0h	—
C1h	—
C2h	—
C3h	—
C4h	—
C5h	—
C6h	—
C7h	—
C8h	—
C9h	—
CAh	—
CBh	—
CCh	—
CDh	—
CEh	—
CFh	—
D0h	—
D1h	—
D2h	—
D3h	—
D4h	—
D5h	—
D6h	—
D7h	—
D8h	—
D9h	—
DAh	—
DBh	—
DCh	—
DDh	—
DEh	—
DFh	—

レジスタ・アドレス	レジスタ名
E0h	LED
E1h	—
E2h	—
E3h	—
E4h	—
E5h	—
E6h	—
E7h	—
E8h	—
E9h	—
EAh	—
EBh	—
ECh	—
EDh	—
EEh	—
EFh	—
F0h	DELAY0
F1h	DELAY1
F2h	DELAY2
F3h	DELAY3
F4h	DELAY4
F5h	DELAY5
F6h	DELAY6
F7h	
F8h	—
F9h	—
FAh	—
FBh	—
FCh	—
FDh	—
FEh	SLAVE_SEL
FFh	FIRMVER

内部レジスタ・機能説明

本セクションでは、PC から見て AVR マイコン内部に設定可能な独自のレジスタ定義について説明します。
内部レジスタの定義は「Momonga_PACKET Construction Rev.0.E」に則って構成されています。

IREG0 ～ IREG31 (汎用・レジスタ No. 0～31)

レジスタ名		IREG0～IREG31
アドレス		0x00～0x1F
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	W/R
動作説明		<p>汎用・レジスタ No.0～31。</p> <p>ポートの状態, ADC をリードした時の値, EEPROM をリードした時の値...などを格納しておくためのレジスタです。 本レジスタの実態は配列宣言によって確保された SRAM 領域にあります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>

ADC_CONVMOD (ADC 変換モード設定・レジスタ)

レジスタ名	ADC_CONVMOD	
アドレス	0x20	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>ADC 変換モード設定・レジスタ。</p> <p>本レジスタは ADC 変換モードを設定します。</p> <p>【設定値】</p> <p>Bit[7] 予約 (設定値は"0"にして下さい。)</p> <p>Bit[6:4] バースト回数 (0x0~0x7 : 1 回~8 回)</p> <p>Bit[3:0] モード "00" : Continue (連続 AD 変換) "01" : Burst (回数指定 AD 変換) "10" : One time (単発 AD 変換)</p> <p>必ず ADC_REG_POINTER レジスタ及び ADC_CONVMOD を設定してから ADCSRA レジスタを設定して下さい。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

ADC_REG_POINTER (ADC リード・データ・ポインタ・レジスタ)

レジスタ名	ADC_REG_POINTER	
アドレス	0x21	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ADC リード・データ・ポインタ・レジスタ。</p> <p>本レジスタは ADC の前段にあるアナログ・マルチプレクサのチャンネル選択と ADC からリードしたデータをどの汎用・レジスタへ転送するかを指定します。</p> <p>必ず ADC_REG_POINTER レジスタ及び ADC_CONVMOD を設定してから ADCSRA レジスタを設定して下さい。</p> <p>設定値の有効範囲と意味を以下に示します。</p> <p>bit[3:0] 汎用レジスタ No.の設定値(0x0~0xE の範囲)</p> <p>ADC リード値を格納するための汎用レジスタの先頭アドレス値は、No.0~15 の範囲の偶数レジスタ番号 (0,2,4, .., 12,14) となります。</p> <p>汎用レジスタ No.の設定値は 1 つですが、ADC のビット数が 10 ビットであるため 1 回の ADC リードで 2 つの汎用レジスタを使用します。</p> <p>本レジスタ中で指定した汎用レジスタ No.には ADC からリードしたデータの上位 2 ビットが格納され、汎用レジスタ No.+1 のレジスタ No.には下位 8 ビットの値が格納されます。</p> <p>ADC リード値を PC からリードする場合は、必ず本レジスタで設定した 2 つの汎用レジスタをペアでリードして下さい。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DDRB (I/O ポート B・ディレクション・コントロール・レジスタ)

レジスタ名		DDRB
アドレス		0x22
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート B・ディレクション・コントロール・レジスタ。</p> <p>本レジスタは I/O ポート B の入出力状態を指定するためのレジスタです。AVR 専用レジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート B の各ビットの入出力状態として使用されます。"1"を設定すると出力モードになり、"0"を設定すると入力モードになります。</p> <p>本レジスタを設定する前に、必ず PB_bit_sel レジスタを設定して下さい。PB_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PB_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PORTB (I/O ポート B・出力値設定・レジスタ)

レジスタ名		PORTB
アドレス		0x23
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート B・出力値設定・レジスタ。</p> <p>本レジスタは I/O ポート B の出力設定値を指定するためのレジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート B の各ビットの出力値として使用されます。</p> <p>例) DDRB = 0x01 , PORTB = 0x00 ならば、I/O ポート B の Bit[0]に"L"を出力します。</p> <p>本レジスタを設定する前に、必ず PB_bit_sel レジスタを設定して下さい。PB_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PB_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

DDRC (I/O ポート C・ディレクション・コントロール・レジスタ)

レジスタ名		DDRC
アドレス		0x24
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート C・ディレクション・コントロール・レジスタ。</p> <p>本レジスタは I/O ポート C の入出力状態を指定するためのレジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート C の各ビットの入出力状態として使用されます。"1"を設定すると出力モードになり、"0"を設定すると入力モードになります。</p> <p>本レジスタを設定する前に、必ず PC_bit_sel レジスタを設定して下さい。PC_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PC_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PORTC (I/O ポート C・出力値設定・レジスタ)

レジスタ名		PORTC
アドレス		0x25
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート C・出力値設定・レジスタ。</p> <p>本レジスタは I/O ポート C の出力設定値を指定するためのレジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート C の各ビットの出力値として使用されます。</p> <p>例) DDRC = 0x01 , PORTC = 0x00 ならば、I/O ポート C の Bit[0]に"L"を出力します。</p> <p>本レジスタを設定する前に、必ず PC_bit_sel レジスタを設定して下さい。PC_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PC_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

DDRD (I/O ポート D・ディレクション・コントロール・レジスタ)

レジスタ名		DDRD
アドレス		0x26
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート D・ディレクション・コントロール・レジスタ。</p> <p>本レジスタは I/O ポート D の入出力状態を指定するためのレジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート D の各ビットの入出力状態として使用されます。"1"を設定すると出力モードになり、"0"を設定すると入力モードになります。</p> <p>本レジスタを設定する前に、必ず PD_bit_sel レジスタを設定して下さい。PD_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PD_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PORTD (I/O ポート D・出力値設定・レジスタ)

レジスタ名		PORTD
アドレス		0x27
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート D・出力値設定・レジスタ。</p> <p>本レジスタは I/O ポート D の出力設定値を指定するためのレジスタです。</p> <p>Bit[7:0]の各ビットが I/O ポート D の各ビットの出力値として使用されます。</p> <p>例) DDRD = 0x01, PORTD = 0x00 ならば、I/O ポート D の Bit[0]に"L"を出力します。</p> <p>本レジスタを設定する前に、必ず PD_bit_sel レジスタを設定して下さい。PD_bit_sel レジスタの値が"FFh"である場合は、本レジスタの値はダイレクトに書き換えられます。それ以外の値の場合は、PD_bit_sel レジスタ中のビットに"1"が設定されているビット位置に対応する本レジスタのビットが書き換えられます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

WAIT_INT_SETB (I/O ポート B ・ 割込み ・ ウェイト ・ コントロール ・ レジスタ)

レジスタ名		WAIT_INT_SETB
アドレス		0x28
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート B ・ 割込み ・ ウェイト ・ コントロール ・ レジスタ。</p> <p>本レジスタは I/O ポート B の状態を汎用レジスタ No.16 に格納するためのウェイト時間を設定するためのレジスタです。</p> <p>本レジスタに以下の値を設定する事により、PIND 端子に発生した外部ピン ・ 変化割込みが発生した時にチャタリング対策のウェイト時間を経過後、汎用レジスタ No.18 へ PIND の値が格納されます。</p> <p>0x00 : 0[μS] 0x01 : 1[μS] 0x02 : 10[μS] 0x03 : 20[μS] 0x04 : 40[μS] 0x05 : 60[μS] 0x06 : 80[μS] 0x07 : 100[μS] 0x08 : 200[μS] 0x09 : 400[μS] 0x0A : 600[μS] 0x0B : 800[μS] 0x0C : 1[mS] 0x0D : 2[mS] 0x0E : 4[mS] 0x0F : 6[mS] 0x10 : 8[mS] 0x11 : 10[mS] 0x12 : 20[mS] 0x13 : 40[mS] 0x14 : 60[mS] 0x15 : 80[mS] 0x16 : 100[mS] 0x17 : 200[mS] 0x18 : 400[mS] 0x19 : 600[mS] 0x1A : 800[mS]</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

WAIT_INT_SETC (I/O ポート C・割込み・ウェイト・コントロール・レジスタ)

レジスタ名		WAIT_INT_SETC
アドレス		0x29
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート C・割込み・ウェイト・コントロール・レジスタ。</p> <p>。</p> <p>本レジスタは I/O ポート C の状態を汎用レジスタ No.17 に格納するためのウェイト時間を設定するためのレジスタです。</p> <p>本レジスタに以下の値を設定する事により、PIND 端子に発生した外部ピン・変化割込みが発生した時にチャタリング対策のウェイト時間を経過後、汎用レジスタ No.18 へ PIND の値が格納されます。</p> <p>0x00 : 0[μS] 0x01 : 1[μS] 0x02 : 10[μS] 0x03 : 20[μS] 0x04 : 40[μS] 0x05 : 60[μS] 0x06 : 80[μS] 0x07 : 100[μS] 0x08 : 200[μS] 0x09 : 400[μS] 0x0A : 600[μS] 0x0B : 800[μS] 0x0C : 1[mS] 0x0D : 2[mS] 0x0E : 4[mS] 0x0F : 6[mS] 0x10 : 8[mS] 0x11 : 10[mS] 0x12 : 20[mS] 0x13 : 40[mS] 0x14 : 60[mS] 0x15 : 80[mS] 0x16 : 100[mS] 0x17 : 200[mS] 0x18 : 400[mS] 0x19 : 600[mS] 0x1A : 800[mS]</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

WAIT_INT_SETD (I/O ポート D・割込み・ウェイト・コントロール・レジスタ)

レジスタ名		WAIT_INT_SETD
アドレス		0x2A
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート D・割込み・ウェイト・コントロール・レジスタ。</p> <p>本レジスタは I/O ポート D の状態を汎用レジスタ No.18 に格納するためのウェイト時間を設定するためのレジスタです。</p> <p>本レジスタに以下の値を設定する事により、PIND 端子に発生した外部ピン・変化割込みが発生した時にチャタリング対策のウェイト時間を経過後、汎用レジスタ No.18 へ PIND の値が格納されます。</p> <p>0x00 : 0[μS] 0x01 : 1[μS] 0x02 : 10[μS] 0x03 : 20[μS] 0x04 : 40[μS] 0x05 : 60[μS] 0x06 : 80[μS] 0x07 : 100[μS] 0x08 : 200[μS] 0x09 : 400[μS] 0x0A : 600[μS] 0x0B : 800[μS] 0x0C : 1[mS] 0x0D : 2[mS] 0x0E : 4[mS] 0x0F : 6[mS] 0x10 : 8[mS] 0x11 : 10[mS] 0x12 : 20[mS] 0x13 : 40[mS] 0x14 : 60[mS] 0x15 : 80[mS] 0x16 : 100[mS] 0x17 : 200[mS] 0x18 : 400[mS] 0x19 : 600[mS] 0x1A : 800[mS]</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

ADCSRA_R (ADCSRA・リード・コントロール・レジスタ A)

レジスタ名	ADCSRA_R	
アドレス	0x2B	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ADCSRA・リード・コントロール・レジスタ。</p> <p>本レジスタは ADCSRA の状態を汎用レジスタ No.19 に格納するための制御レジスタです。</p> <p>本レジスタにデータをライトする事で、本レジスタの Bit[7:0] で設定された値と ADCSRA の AND をとった値が汎用レジスタ No.19 に格納されます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

ADCSRB_R (ADCSRB・リード・コントロール・レジスタ B)

レジスタ名	ADCSRB_R	
アドレス	0x2C	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ADCSRB・リード・コントロール・レジスタ。</p> <p>本レジスタは ADCSRB の状態を汎用レジスタ No.20 に格納するための制御レジスタです。</p> <p>本レジスタにデータをライトする事で、本レジスタの Bit[7:0] で設定された値と ADCSRB の AND をとった値が汎用レジスタ No.20 に格納されます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

PB_bit_sel (PORTB・ビット選択・レジスタ)

レジスタ名		PB_bit_sel
アドレス		0x2D
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PORTB・ビット選択・レジスタ。</p> <p>本レジスタは PORTB に対して、どのビットにアクセスするかを設定します。 Bit[7:0]の"1"が立っているビットに対してビット単位で DDRB,PORTB に対して設定が可能です。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PC_bit_sel (PORTC・ビット選択・レジスタ)

レジスタ名		PC_bit_sel
アドレス		0x2E
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PORTC・ビット選択・レジスタ。</p> <p>本レジスタは PORTC に対して、どのビットにアクセスするかを設定します。 Bit[7:0]の"1"が立っているビットに対してビット単位で DDRC,PORTC に対して設定が可能です。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PD_bit_sel (PORTD・ビット選択・レジスタ)

レジスタ名		PD_bit_sel
アドレス		0x2F
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PORTD・ビット選択・レジスタ。</p> <p>本レジスタは PORTD に対して、どのビットにアクセスするかを設定します。 Bit[7:0]の中で"1"が立っているビットに対して、ビット単位で DDRD,PORTD で設定した値が反映されます。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

OCR1AH_temp (OCR1AH_temp ・ レジスタ)

レジスタ名	OCR1AH	
アドレス	0x30	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>OCR1AL_temp ・ レジスタ。</p> <p>本レジスタは AVR マイコンの OCR1AH にライトするためのレジスタです。PinMap 設定によってモーター制御又は PWM が選択されている場合にのみ有効となります。</p> <p>モーター制御時はクロック周期の設定、PWM 制御時は" H"期間を設定するために使用します。OCR1Ax は 16[bit]構成のレジスタです。必ず本レジスタをセットしてから OCR1AL_temp をセットして下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

OCR1AL_temp (OCR1AL_temp ・ レジスタ)

レジスタ名	OCR1AL_temp	
アドレス	0x31	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>OCR1AL_temp ・ レジスタ。</p> <p>本レジスタは AVR マイコンの OCR1AL にライトするためのレジスタです。PinMap 設定によってモーター制御又は PWM が選択されている場合にのみ有効となります。</p> <p>モーター制御時はクロック周期の設定、PWM 制御時は" H"期間を設定するために使用します。OCR1Ax は 16[bit]構成のレジスタです。必ず本レジスタをセットする前に OCR1AH_temp をセットして下さい。</p> <p>AVR マイコンの CTC1 割り込みによって自動的に PB1 が High になると、割り込み処理の中で OCR1AH_temp で設定された値が OCR1AH へライトされ、OCR1AL_temp で設定された値が OCR1AL へライトされます。</p> <p>OCR1AH と OCR1AL はペアで使用されるため、本レジスタがセットされないと「TIMER1_COMPA_vect」割り込みルーチン内で OCR1A に OCR1AH_temp 及び OCR1AL_temp の値は反映されませんのでご注意ください。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

TIMSK1 (TIMSK1・レジスタ)

レジスタ名	TIMSK1	
アドレス	0x32	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	TIMSK1・レジスタ。 本レジスタは AVR マイコンの TIMSK1 に直接ライトするためのレジスタです。 本レジスタは AVR 専用レジスタとなります。	

TCCR1A (TCCR1A・レジスタ)

レジスタ名	TCCR1A	
アドレス	0x33	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	TCCR1A・レジスタ。 本レジスタは AVR マイコンの TCCR1A に直接ライトするためのレジスタです。 本レジスタは AVR 専用レジスタとなります。	

TCCR1B (TCCR1B・レジスタ)

レジスタ名	TCCR1B	
アドレス	0x34	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	TCCR1B・レジスタ。 本レジスタは AVR マイコンの TCCR1B に直接ライトするためのレジスタです。 本レジスタは AVR 専用レジスタとなります。	

PORTB_temp (I/O ポート B・テンポラリー・出力値設定・レジスタ)

レジスタ名		PORTB_temp
アドレス		0x35
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート B・テンポラリー・出力値設定・レジスタ。</p> <p>本レジスタは I/O ポート B の出力設定値を指定するためのバッファ・レジスタです。本レジスタに設定した値は AVR マイコンの CTC1 割り込みによって自動的に PB1 が Low になると、割り込み処理の中で PORTB_temp に設定された値が PORTB ヘライトされます。</p> <p>Bit[7:0]の各ビットが I/O ポート B の各ビットの出力値として使用されます。</p> <p>例) DDRB = 0x01 , PORTB = 0x00 ならば、I/O ポート B の Bit[0] に"L"を出力します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

PORTD_temp (I/O ポート C・テンポラリー・出力値設定・レジスタ)

レジスタ名		PORTD_temp
アドレス		0x36
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>I/O ポート D・テンポラリー・出力値設定・レジスタ。</p> <p>本レジスタは I/O ポート D の出力設定値を指定するためのバッファ・レジスタです。本レジスタに設定した値は AVR マイコンの CTC1 割り込みによって自動的に PB1 が Low になると、割り込み処理の中で PORTD_temp に設定された値が PORTD ヘライトされます。</p> <p>Bit[7:0]の各ビットが I/O ポート D の各ビットの出力値として使用されます。</p> <p>例) DDRD = 0x01 , PORTD = 0x00 ならば、I/O ポート D の Bit[0] に"L"を出力します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

MOTOR_CNTL (モーター・コントロール・レジスタ)

レジスタ名	MOTOR_CNTL	
アドレス	0x37	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>モーター・コントロール・レジスタ。</p> <p>本レジスタはモーターの制御を XOJO 側から実行するか、AVR 内部で実行するかを選択するためのレジスタです。 ビットの有効範囲は bit[1:0]です。 各ビットの設定値の機能を以下に示します。</p> <p>bit[1]:"1"->External / "0"->Internal. bit[0]:Step_count_mode "1"-> count_mode / "0"->continuas_mode</p> <p>bit[1]には、モーターの制御を外部(XOJO)から実行する場合に"1"を設定します。 Bit[0]には、モーターの回転を継続的に実施するか、指定したステップ数分だけ回転させたら停止させるかの設定を行います。"1"に設定すると回転は継続的に実行され、"0"を設定すると指定されたステップ分だけ回転した後 AVR 側で TCCRB レジスタの「CS12:0」を"000b"に設定して自動的に停止します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

STEP_COUNTU (アッパー・ステップ・カウント・レジスタ)

レジスタ名	STEP_COUNTU	
アドレス	0x38	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>アッパー・ステップ・カウント・レジスタ。</p> <p>本レジスタは MOTOR_CNTL レジスタの bit[1]="1"か設定された時に、モーターの回転を何ステップで停止させるかの設定をするためのレジスタです。STEP_COUNTU は 8[bit]のレジスタで、STEP_COUNTL と組み合わせて、16[bit]のレジスタとして使用します。STEP_COUNTU は上位 8[bit]のステップ値として機能します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

STEP_COUNTL (ロウアー・ステップ・カウント・レジスタ)

レジスタ名	STEP_COUNTL	
アドレス	0x39	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ロウアー・ステップ・カウント・レジスタ。</p> <p>本レジスタは MOTOR_CNTL レジスタの bit[1]="1"か設定された時に、モーターの回転を何ステップで停止させるかの設定をするためのレジスタです。STEP_COUNTL は 8[bit]のレジスタで、STEP_COUNTU と組み合わせて、16[bit]のレジスタとして使用します。STEP_COUNTU は下位 8[bit]のステップ値として機能します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

OCR0A (OCR0A・レジスタ)

レジスタ名		OCR0A
アドレス		0x3A
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明		<p>OCR0A・レジスタ。</p> <p>本レジスタは AVR マイコンの OCR0A に直接ライトするためのレジスタです。</p> <p>ADC 用のサンプリング周期を設定するために使用します。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

TIMSK0 (TIMSK0・レジスタ)

レジスタ名		TIMSK0
アドレス		0x3B
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明		<p>TIMSK0・レジスタ。</p> <p>本レジスタは AVR マイコンの TIMSK0 に直接ライトするためのレジスタです。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

TCCR0A (TCCR0A・レジスタ)

レジスタ名		TCCR0A
アドレス		0x3C
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明		<p>TCCR0A・レジスタ。</p> <p>本レジスタは AVR マイコンの TCCR0A に直接ライトするためのレジスタです。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

TCCR0B (TCCR0B・レジスタ)

レジスタ名	TCCR0B	
アドレス	0x3D	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>TCCR0B・レジスタ。</p> <p>本レジスタは AVR マイコンの TCCR0B に直接ライトするためのレジスタです。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

TMPCOUNTH (TMPCOUNTH ・ レジスタ)

レジスタ名		TMPCOUNTH
アドレス		0x3E
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明		<p>TMPCOUNTH ・ レジスタ。</p> <p>本レジスタは通信エラーの判定をするための CTC0 の割り込み回数を設定します。AVR マイコンのファームウェア内で定義されている TMPCOUNT レジスタの上位 8[bit]を構成します。</p> <p>CTC0 は ADC のバースト変換又は連続変換モードにおけるインターバル時間の設定にも使用されるため、本レジスタによって通信タイムアウト・エラーとして判定する時間を設定します。</p> <p>本レジスタに設定する値と通信タイムアウト・エラーの判定時間の関係は以下の通りです。</p> <p>DIVNUM : TCCR0B[2:0]の値で設定される分周比 TCCR0B[2:0]="001b" : DIVNUM = 1 TCCR0B[2:0]="010b" : DIVNUM = 8 TCCR0B[2:0]="011b" : DIVNUM = 64 TCCR0B[2:0]="100b" : DIVNUM = 256 TCCR0B[2:0]="101b" : DIVNUM = 1024</p> $\text{CTC0_Interval} = (1/\text{CPU_clock}[\text{Hz}]) * \text{DIV_NUM} * (\text{OCR0A} + 1)$ <p>通信タイムアウト時間 = CTC0_Interval * TMPCOUNT</p> <p>フレーム間ギャップを最小にしたい場合は、通信タイムアウト時間を送信開始～パケット・デコード～レジスタ・ライト完了までの時間以上になる様に設定して下さい。</p> <p>TMPCOUNT レジスタのデフォルト値としては、通信タイムアウト時間が 1[S]程度になる様に XOJO から本レジスタを設定しています。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

TMPCOUNTL (TMPCOUNTL・レジスタ)

レジスタ名	TMPCOUNTL	
アドレス	0x3F	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>TMPCOUNTL・レジスタ。</p> <p>本レジスタは通信エラーの判定をするための CTC0 の割り込み回数を設定します。AVR マイコンのファームウェア内で定義されている TMPCOUNT レジスタの下位 8[bit]を構成します。</p> <p>CTC0 は ADC のバースト変換又は連続変換モードにおけるインターバル時間の設定にも使用されるため、本レジスタによって通信タイムアウト・エラーとして判定する時間を設定します。</p> <p>本レジスタに設定する値と通信タイムアウト・エラーの判定時間の関係は以下の通りです。</p> <p>DIVNUM : TCCR0B[2:0]の値で設定される分周比 TCCR0B[2:0]="001b" : DIVNUM = 1 TCCR0B[2:0]="010b" : DIVNUM = 8 TCCR0B[2:0]="011b" : DIVNUM = 64 TCCR0B[2:0]="100b" : DIVNUM = 256 TCCR0B[2:0]="101b" : DIVNUM = 1024</p> $\text{CTC0_Interval} = (1/\text{CPU_clock}[\text{Hz}]) * \text{DIV_NUM} * (\text{OCR0A} + 1)$ <p>通信タイムアウト時間 = CTC0_Interval * TMPCOUNT</p> <p>フレーム間ギャップを最小にしたい場合は、通信タイムアウト時間を送信開始～パケット・デコード～レジスタ・ライト完了までの時間以上になる様に設定して下さい。</p> <p>TMPCOUNT レジスタのデフォルト値としては、通信タイムアウト時間が 1[S]程度になる様に XOJO から本レジスタを設定しています。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

LCD_init (LCD 初期化・レジスタ)

レジスタ名	LCD_init	
アドレス	0x40	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD 初期化・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD の初期化が実行されます。	

LCD_disp_off (LCD 表示オフ・レジスタ)

レジスタ名	LCD_disp_off	
アドレス	0x41	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD 表示オフ・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD の表示がオフ状態になります。	

LCD_disp_on (LCD 表示オン・レジスタ)

レジスタ名	LCD_disp_on	
アドレス	0x42	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD 表示オン・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD の表示がオン状態になります。	

LCD_cur_off (LCD カーソル・オフ・レジスタ)

レジスタ名		LCD_cur_off
アドレス		0x43
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		LCD カーソル・オフ・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソルがオフ状態になります。

LCD_cur_on (LCD カーソル・オン・レジスタ)

レジスタ名		LCD_cur_on
アドレス		0x44
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		LCD カーソル・オン・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソルがオン状態になります。

LCD_cur_blink_off (LCD カーソル点滅・オフ・レジスタ)

レジスタ名		LCD_cur_blink_off
アドレス		0x45
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		LCD カーソル点滅・オフ・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソルの点滅が停止します。

LCD_cur_blink_on (LCD カーソル点滅・オン・レジスタ)

レジスタ名	LCD_cur_blink_on	
アドレス	0x46	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD カーソル点滅・オン・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソルの点滅が開始します。	

LCD_clear (LCD 表示クリア・レジスタ)

レジスタ名	LCD_clear	
アドレス	0x47	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD 表示クリア・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD の表示がクリアされます。	

LCD_home (LCD カーソル・ホームポジション・レジスタ)

レジスタ名	LCD_home	
アドレス	0x48	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	LCD カーソル・ホームポジション・レジスタ。 PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソル位置をホームポジションへ移動します。	

LCD_moveCursor (LCD カーソル・ポジション設定・レジスタ)

レジスタ名	LCD_moveCursor	
アドレス	0x49	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>LCD カーソル・ポジション設定・レジスタ。</p> <p>PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD のカーソル位置を設定します。</p> <p>本ファームウェアでは、最大 40x4 の LCD に対応しています。Bit の有効範囲と設定値の意味を以下に示します。</p> <p>Bit[7:6] = Y position (0 to 3) , Bit[5:0] = X position (0 to 39)</p>	

LCD_print_hello (LCD プリント・hello・レジスタ)

レジスタ名	LCD_print_hello	
アドレス	0x4A	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>LCD プリント・hello・レジスタ。</p> <p>PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の値を設定すると、本レジスタによって AVR マイコンと接続されている LCD へ"hello"を表示します。</p>	

LCD_print_Byte (LCD プリント・バイト・レジスタ)

レジスタ名	LCD_print_Byte	
アドレス	0x4B	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>LCD プリント・バイト・レジスタ。</p> <p>PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の数値を設定すると、本レジスタによって AVR マイコンと接続されている LCD へ数字を表示します。</p>	

LCD_print (LCD プリント・レジスタ)

レジスタ名	LCD_print	
アドレス	0x4C	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>LCD プリント・レジスタ。</p> <p>PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の ASCII コードを設定すると、本レジスタによって AVR マイコンと接続されている LCD へ ASCII コードに対応した文字列を表示します。</p> <p>LCD 側の ASCII コードに対応する文字については、LCD のデータ・シートを参照して下さい。</p>	

OCR1BH_temp (OCR1BH_temp ・ レジスタ)

レジスタ名	OCR1BH_temp	
アドレス	0x4D	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>OCR1BH_temp ・ レジスタ。</p> <p>本レジスタは AVR マイコンの OCR1AH にライトするためのレジスタです。</p> <p>PWM 制御用のクロックを生成する"l"周期を設定するために使用します。OCR1Ax は 16[bit]構成のレジスタです。必ず本レジスタをセットしてから OCR1BH_temp をセットして下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

OCR1BH_temp (OCR1BH_temp ・ レジスタ)

レジスタ名	OCR1BH_temp	
アドレス	0x4E	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>OCR1BH_temp ・ レジスタ。</p> <p>本レジスタは AVR マイコンの OCR1AL にライトするためのレジスタです。</p> <p>PWM 制御用のクロックを生成する"l"周期を設定するために使用します。OCR1Ax は 16[bit]構成のレジスタです。必ず本レジスタをセットする前に OCR1BH_temp をセットして下さい。</p> <p>AVR マイコンの CTC1 割り込みによって自動的に PB1 が Low になると、割り込み処理の中で OCR1BH_temp で設定された値が OCR1AH へライトされ、OCR1BH_temp で設定された値が OCR1AL へライトされます。</p> <p>OCR1AH と OCR1AL はペアで使用されるため、本レジスタがセットされないと「TIMER1_COMPA_vect」割り込みルーチン内で OCR1A に OCR1BH_temp 及び OCR1BH_temp の値は反映されませんのでご注意ください。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

LCD_print_ver (LCD プリント・バージョン・レジスタ)

レジスタ名	LCD_print_ver	
アドレス	0x4F	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>LCD プリント・バージョン・レジスタ。</p> <p>PinMap の設定が LCD を使用出来る設定になっている時に、本レジスタへ任意の ASCII コードを設定すると、本レジスタによって AVR マイコンと接続されている LCD へ以下の表示イメージで文字を表示します。</p> <p>0 行目 : "Easy MCUser" 1 行目 : "Ver. 1.0"</p>	

ADMUX (ADC 入力・セレクト・レジスタ)

レジスタ名	ADMUX	
アドレス	0x60	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ADC 入力・セレクト・レジスタ。</p> <p>本レジスタは ADC の入力及び Vref.を選択するためのレジスタです。 詳細は AVR マイコンについてはデータ・シートのレジスタ説明を参照して下さい。</p> <p>MBED 開発環境による ARM マイコンの場合は、bit[2:0]のみ有効となり、bit[2:0]で"0x0"~"0x5"の範囲が設定有効範囲となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

ADCSRA (ADC・制御・ステータス・レジスタ A)

レジスタ名	ADCSRA	
アドレス	0x61	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ADC・制御・ステータス・レジスタ A。</p> <p>本レジスタは ADC の自動トリガー・ソースを設定するためのレジスタです。 詳細は AVR マイコンのレジスタ説明を参照して下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

ADCSRB (ADC・制御・ステータス・レジスタ B)

レジスタ名		ADCSRB
アドレス		0x62
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>ADC・制御・ステータス・レジスタ B。</p> <p>本レジスタは ADC の自動トリガー・ソースを設定するためのレジスタです。 詳細は AVR マイコンのレジスタ説明を参照して下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

ACSR (アナログ・コンパレータ・制御・ステータス・レジスタ)

レジスタ名		ACSR
アドレス		0x63
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>アナログ・コンパレータ・ステータス・レジスタ。</p> <p>本レジスタはアナログ・コンパレータのマルチプレクサのイネーブル制御及、コンパレータのイネーブル制御、バンドギャップ・リファレンスの選択、コンパレータ出力制御、割り込みフラグ制御、入力キャプチャ・イネーブル、割り込みモード・セレクトを設定するためのレジスタです。 詳細は AVR マイコンのレジスタ説明を参照して下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

DIDR0 (デジタル入力・ディセーブル・レジスタ 0)

レジスタ名	DIDR0	
アドレス	0x64	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>デジタル入力・ディセーブル・レジスタ 0。</p> <p>本レジスタは ADC 入力と兼用になっている外部デジタル入力ピンの入力バッファのディセーブルを設定するためのレジスタです。 詳細は AVR マイコンのレジスタ説明を参照して下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

DIDR1 (デジタル入力・ディセーブル・レジスタ 1)

レジスタ名	DIDR1	
アドレス	0x65	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>デジタル入力・ディセーブル・レジスタ 1。</p> <p>本レジスタはアナログ・コンパレータ入力と兼用になっている外部デジタル入力ピンの入力バッファのディセーブルを設定するためのレジスタです。 詳細は AVR マイコンのレジスタ説明を参照して下さい。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>	

INT_SETB (PINB・割込み制御レジスタ)

レジスタ名		INT_SETB
アドレス		0x66
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PINB・割込み制御レジスタ。</p> <p>本レジスタは PORTB のピン変化割込みをイネーブルするためのレジスタです。本レジスタへ"0x00"以外の値を設定する事で、PORTB のピン変化割込みを有効にする PCICR レジスタ中の PCIE0 へ"1"をセットすると同時に、設定された値を PCMSK1 レジスタへセットします。</p> <p>例) 本レジスタへ"0x02"を設定した場合の実行イメージ PCICR = _BV(PCIE0); // Set "0x01" to the PCICR register. PCMSK0 = _BV(PCINT1); // Set "0x02" to the PCMSK0 register.</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

INT_SETC (PINC・割込み制御レジスタ)

レジスタ名		INT_SETC
アドレス		0x67
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PINC・割込み制御レジスタ。</p> <p>本レジスタは PORTC のピン変化割込みをイネーブルするためのレジスタです。本レジスタへ"0x00"以外の値を設定する事で、PORTC のピン変化割込みを有効にする PCICR レジスタ中の PCIE1 へ"1"をセットすると同時に、設定された値を PCMSK1 レジスタへセットします。</p> <p>例) 本レジスタへ"0x02"を設定した場合の実行イメージ PCICR = _BV(PCIE1); // Set "0x02" to the PCICR register. PCMSK1 = _BV(PCINT13); // Set "0x02" to the PCMSK1 register.</p> <p>Slave MCU mode のファームウェアでは、PORTB[5:4]は Master MCU との通信でハンドシェイク信号として使用するため、自動的に PORTB[5:4]の割込みが有効になります。</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

INT_SETD (PIND・割込み制御レジスタ)

レジスタ名		INT_SETD
アドレス		0x68
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明		<p>PIND・割込み制御レジスタ。</p> <p>本レジスタは PORTD のピン変化割込みをイネーブるためのレジスタです。本レジスタへ"0x00"以外の値を設定する事で、PORTB のピン変化割込みを有効にする PCICR レジスタ中の PCIE2 へ"1"をセットすると同時に、設定された値を PCMSK2 レジスタへセットします。</p> <p>例) 本レジスタへ"0x02"を設定した場合の実行イメージ PCICR = _BV(PCIE2); // Set "0x04" to the PCICR register. PCMSK2 = _BV(PCINT17); // Set "0x02" to the PCMSK2 register.</p> <p>本レジスタは AVR 専用レジスタとなります。</p>

SPCR (SPI コントロール・レジスタ)

レジスタ名	SPCR	
アドレス	0x70	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI コントロール・レジスタ。</p> <p>本レジスタは SPI の属性設定をするためのレジスタです。</p> <p>bit[6] : SPI 有効設定 bit[5] : データ方向設定 "0"で MSB ファースト/"1"で LSB ファースト bit[4] : マスター/スレーブ・設定 "0"でスレーブ/"1"でマスター bit[3:2] : クロック/データ・位相設定 "0" 正パルス/ラッチ先行 "1" 正パルス/シフト先行 "2" 負パルス/ラッチ先行 "3" 負パルス/シフト先行 bit[1:0] : ビット・レート設定 SPI2X="0", bit[1:0]="00" : 1/4 4[Mbps] SPI2X="0", bit[1:0]="01" : 1/16 1[Mbps] SPI2X="0", bit[1:0]="10" : 1/64 250[Kbps] SPI2X="0", bit[1:0]="11" : 1/128 125[Kbps] SPI2X="1", bit[1:0]="00" : 1/2 8[Mbps] SPI2X="1", bit[1:0]="01" : 1/8 2[Mbps] SPI2X="1", bit[1:0]="10" : 1/32 500[Kbps] SPI2X="1", bit[1:0]="11" : 1/64 250[Kbps] SPI2X は次ページに記載されている SPSR の bit[0]に該当します。</p> <p>詳細は AVR マイコンのレジスタ説明を参照して下さい。 MBED の場合は、AVR と互換を保つために本レジスタ及び SPSR で設定された値を基に MBED 側で変換し、ARM に内蔵されている SPI を制御します。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

SPSR (SPI ステータス・レジスタ)

レジスタ名	SPSR	
アドレス	0x71	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI ステータス・レジスタ。</p> <p>本レジスタは SPI マスター時の SPI の属性設定をするためのレジスタです。ビットの有効範囲は bit[0]のみです。</p> <p>bit[0] : SPI2X ビット SPI2X は前ページに記載されている SPCR の bit[1:0] と組み合わせて SPI の転送レートを設定します。詳細は前ページの SPCR の説明を参照して下さい。</p> <p>MBED の場合は、AVR と互換を保つために本レジスタ及び SPCR で設定された値を基に MBED 側で変換し、ARM に内蔵されている SPI を機能させます。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

SPDR (SPI データ・レジスタ)

レジスタ名	SPDR	
アドレス	0x72	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI データ・レジスタ。</p> <p>本レジスタは SPDR を汎用・レジスタ No. 21 へ格納するためのコマンドをセットするためのレジスタです。 本レジスタに任意の値を設定する事で、設定された任意の値と SPDA の論理積を取った値が汎用・レジスタ No. 21 へ転送されます。</p> <p>本レジスタへのアクセスを実行した後でホスト・デバイスからリードパケット中に汎用・レジスタ No. 21 のアドレスを指定する事で、SPDA をリードする事が出来ます。</p> <p>ビットの有効範囲は bit[7:0]のみです。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

SPISET (SPI 設定・レジスタ)

レジスタ名	SPISET	
アドレス	0x73	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI 設定・レジスタ。</p> <p>本レジスタは AVR/ARM マイコン内蔵の SPI 機能を簡単に設定するためのレジスタです。本レジスタにアクセスする事で、簡単に SPI 機能モジュールに対してデータのライト/リードが出来ます。</p> <p>以下に各ビットの機能を示します。</p> <p>bit[7] : "0"でリード/"1"でライトを設定。本ビットはマスター設定時のみ有効です。</p> <p>bit[6] : 予約。</p> <p>bit[5] : "0"でスレーブ/"1"でマスターを設定。</p> <p>bit[4:0] : SPI パケットの転送回数を設定。"0h"で 1 回、"Fh"で 16 回の転送を意味します。</p> <p>現在、SPI スレーブ機能は実装されていません。従って、bit[5]には必ず"1b"を設定して下さい。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

SPI_REGPOINT (内蔵レジスタ・アドレスポインター・レジスタ)

レジスタ名	SPI_REGPOINT	
アドレス	0x74	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI 内蔵レジスタ・アドレスポインター・レジスタ。</p> <p>SPI データを格納するための場所を指定するためのレジスタです。本レジスタへは汎用レジスタの No. を設定します。本レジスタは、SPI・マスター時/スレーブ時、共に設定が有効です。ビットの有効範囲は bit[4:0] です。</p> <p>SPI の連続ライト時は本レジスタへ設定された値の汎用レジスタ No. を先頭にレジスタ No. がインクリメントされて AVR マイコンの SPDR レジスタにデータがライトされます。</p> <p>SPI のライト時に同時に実行される連続リード・データの受信は、本レジスタへ設定された値の汎用レジスタ No. に +16 した汎用レジスタ No. を先頭に受信データがストアされます。</p> <p>汎用レジスタは全部で 32 個あるので、32 回 SPI アクセスを実施すると全ての汎用レジスタに受信データが埋まる事になりますのでご注意ください。32 を超えるアクセスを実施すると、データがオーバーライトされると共に、レジスタ No. を示すポインターも 0~31 の間で繰り返されます。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

SPI_INIT (SPI 初期化・レジスタ)

レジスタ名	SPI_INIT	
アドレス	0x75	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>SPI 初期化・レジスタ。</p> <p>SPI で使用する PIO を初期化するためのレジスタです。</p> <p>本レジスタに"0h"以外の任意の値をライトする事で、SPI モジュールが使用するための外部端子を SPI で使用するための設定に変更します。</p> <p>本レジスタに"0h"を設定する事で、SPI モジュールで使用する外部端子を通常の PIO として使用出来る様に解放します。</p> <p>本レジスタは AVR マイコンでのみ有効です。</p>	

EEPROMADR (EEPROM・アドレス設定・レジスタ)

レジスタ名	EEPROMADR	
アドレス	0xA0	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>EEPROM・アドレス設定・レジスタ。</p> <p>本レジスタは AVR マイコンに内蔵されている EEPROM 空間へアクセスするためのアドレス(0x00~0xFF までの値)を指定します。</p> <p>本レジスタは AVR マイコンのみ有効です。</p>	

EEPROMDAT (EEPROM・ライト・データ設定・レジスタ)

レジスタ名	EEPROMDAT	
アドレス	0xA1	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>EEPROM・ライト・データ設定・レジスタ。</p> <p>本レジスタは AVR マイコンに内蔵されている EEPROM ヘッダをライトするためのレジスタです。</p> <p>EEPROMADR で指定されたアドレスに対して、本レジスタに設定されたデータが EEPROM へライトされます。</p> <p>EEPROMADR で指定されたアドレスを変更せずに本レジスタに連続してデータを設定すると、EEPROMADR で指定されたアドレスは自動的にインクリメントされます。</p> <p>本レジスタは AVR マイコンのみ有効です。</p>	

EEPROMTREG (EEPROM・リード・データ・格納先設定・レジスタ)

レジスタ名	EEPROMDAT	
アドレス	0xA2	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>EEPROM・リード・データ・格納先設定・レジスタ。</p> <p>本レジスタは AVR マイコンに内蔵されている EEPROM からデータをリードするためのレジスタです。 EEPROMADR で指定されたアドレスからリードしたデータが EEPROMTREG で指定された汎用・レジスタ No.に対して、格納されます。</p> <p>EEPROMADR で指定されたアドレスを変更せずに本レジスタに連続してデータを設定すると、EEPROMADR で指定されたアドレスは自動的にインクリメントされます。</p> <p>本レジスタは AVR マイコンのみ有効です。</p>	

DELAY0 (ソフト遅延制御・レジスタ 0)

レジスタ名	DELAY0	
アドレス	0xF0	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 0。</p> <p>本レジスタは約 1000[mS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 1000[mS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY1 (ソフト遅延制御・レジスタ 1)

レジスタ名	DELAY1	
アドレス	0xF1	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 1。</p> <p>本レジスタは約 100[mS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 100[mS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY2 (ソフト遅延制御・レジスタ 2)

レジスタ名	DELAY2	
アドレス	0xF2	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 2。</p> <p>本レジスタは約 10[mS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 10[mS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY3 (ソフト遅延制御・レジスタ 3)

レジスタ名	LED	
アドレス	0xF3	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 3。</p> <p>本レジスタは約 1[mS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 1[mS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY4 (ソフト遅延制御・レジスタ 4)

レジスタ名		DELAY4
アドレス		0xF4
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 4。</p> <p>本レジスタは約 100[μS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 100[μS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY5 (ソフト遅延制御・レジスタ 5)

レジスタ名		DELAY5
アドレス		0xF5
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 5。</p> <p>本レジスタは約 10[μS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 10[μS]が合計の遅延となります。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	

DELAY6 (ソフト遅延制御・レジスタ 6)

レジスタ名		DELAY6
アドレス		0xF6
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Write only
動作説明	<p>ソフト遅延制御・レジスタ 3。</p> <p>本レジスタは約 1 [uS]単位でパケット中に埋め込まれた命令と命令の間の時間間隔を制御するためのレジスタです。</p> <p>本レジスタに設定された値 x 1 [uS]が合計の遅延となります。</p> <p>本レジスタは AVR / ARM マイコンの両方で有効です。</p>	

INIT_PIN_MAP (PinMap・初期設定実行・レジスタ)

レジスタ名	INIT_PIN_MAP	
アドレス	0xFD	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>PinMap・初期設定実行・レジスタ。</p> <p>本レジスタには全ての MCU で共通で定義される PinMap コードを設定します。マジック・リード・コマンドを使って PinMap を設定する以外で PinMap を設定する場合に使用します。</p> <p>PinMap コードを以下に示します。</p> <pre>// Listindex // 0:Select Function // 1:SPI only // 2:Motor only // 3:PWM only // 4:LCD only // 5:SPI + LCD // 6:PWM + LCD</pre>	

SLAVE_SEL (スレーブ MCU・セレクト・レジスタ)

レジスタ名	SLAVE_SEL	
アドレス	0xFE	
リセット初期値	System	"0x00"
	—	—
	W/R 制御	Write only
動作説明	<p>スレーブ MCU・セレクト・レジスタ。</p> <p>本レジスタには ARM マイコン配下に接続されている AVR マイコンの番号を指定します。有効範囲は bit[7:0]で、ビット位置と Slave MCU の番号が一对一で対応します。 "1"を設定すると、MCU を選択状態、"0"設定すると非選択状態を意味します。</p> <p>Bit[7] : Slave MCU No.7 選択設定。"1"で選択，"0"で非選択。 Bit[6] : Slave MCU No.6 選択設定。"1"で選択，"0"で非選択。 Bit[5] : Slave MCU No.5 選択設定。"1"で選択，"0"で非選択。 Bit[4] : Slave MCU No.4 選択設定。"1"で選択，"0"で非選択。 Bit[3] : Slave MCU No.3 選択設定。"1"で選択，"0"で非選択。 Bit[2] : Slave MCU No.2 選択設定。"1"で選択，"0"で非選択。 Bit[1] : Slave MCU No.1 選択設定。"1"で選択，"0"で非選択。 Bit[0] : Slave MCU No.0 選択設定。"1"で選択，"0"で非選択。</p> <p>例) 本レジスタに 0x0F を設定すると、Slave MCU No.0～3 までの MCU が選択された事になります。</p> <p>本レジスタが設定されたパケットの次のパケットから Slave MCU へのアクセスが可能となります。</p> <p>ライト時は同時に 2 つ以上の Slave MCU を選択しても問題ありませんが、リード時は一回のトランザクションで必ず 1 つの Slave MCU を選択して下さい。</p> <p>本レジスタは ARM マイコンが Master MCU モード時のみ有効です。</p>	

FIRMVER (ファームウェア・バージョン・レジスタ)

レジスタ名	FIRMVER	
アドレス	0xFF	
リセット初期値	System	"0xXX"
	—	—
	W/R 制御	Read only
動作説明	<p>ファームウェア・バージョン・レジスタ。</p> <p>本レジスタには AVR マイコンに搭載されているファームウェア・バージョンが格納されています。</p> <p>ユーザーに公開するファームウェアをバージョン・アップする時は、ソース・コード内の <code>momonga_ver_reg</code> に設定されているスタティック変数の値を必ず変更して下さい。</p> <p>本レジスタは AVR/ARM マイコンの両方で有効です。</p>	